

0381459  
10/722,514

日 本 国 特 許 庁  
JAPAN PATENT OFFICE

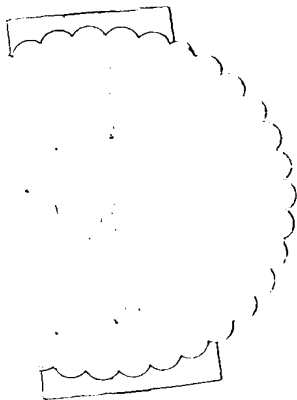
別紙添付の書類に記載されている事項は下記の出願書類に記載されている事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed with this Office.

出 願 年 月 日                      2 0 0 3 年 1 1 月 1 1 日  
Date of Application:

出 願 番 号                      特 願 2 0 0 3 - 3 8 1 5 0 6  
Application Number:  
[ST. 10/C]:                      [ J P 2 0 0 3 - 3 8 1 5 0 6 ]

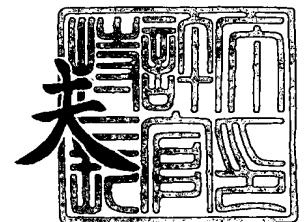
出 願 人                      株式会社東芝  
Applicant(s):



2 0 0 3 年 1 2 月    3 日

特許庁長官  
Commissioner,  
Japan Patent Office

今 井 康 泰



出証番号    出証特 2 0 0 3 - 3 0 9 9 8 4 4

【書類名】 特許願  
【整理番号】 A000305356  
【提出日】 平成15年11月11日  
【あて先】 特許庁長官 殿  
【国際特許分類】 G11C 11/00  
【発明者】  
    【住所又は居所】 神奈川県横浜市磯子区新杉田町 8 番地 株式会社東芝横浜事業所  
                                内  
    【氏名】 中島 健太郎  
【発明者】  
    【住所又は居所】 神奈川県横浜市磯子区新杉田町 8 番地 株式会社東芝横浜事業所  
                                内  
    【氏名】 細谷 啓司  
【特許出願人】  
    【識別番号】 000003078  
    【氏名又は名称】 株式会社 東芝  
【代理人】  
    【識別番号】 100058479  
    【弁理士】  
    【氏名又は名称】 鈴江 武彦  
    【電話番号】 03-3502-3181  
【選任した代理人】  
    【識別番号】 100091351  
    【弁理士】  
    【氏名又は名称】 河野 哲  
【選任した代理人】  
    【識別番号】 100088683  
    【弁理士】  
    【氏名又は名称】 中村 誠  
【選任した代理人】  
    【識別番号】 100108855  
    【弁理士】  
    【氏名又は名称】 蔵田 昌俊  
【選任した代理人】  
    【識別番号】 100084618  
    【弁理士】  
    【氏名又は名称】 村松 貞男  
【選任した代理人】  
    【識別番号】 100092196  
    【弁理士】  
    【氏名又は名称】 橋本 良郎  
【先の出願に基づく優先権主張】  
    【出願番号】 特願2002-346036  
    【出願日】 平成14年11月28日  
【手数料の表示】  
    【予納台帳番号】 011567  
    【納付金額】 21,000円  
【提出物件の目録】  
    【物件名】 特許請求の範囲 1  
    【物件名】 明細書 1

【物件名】 図面 1  
【物件名】 要約書 1  
【包括委任状番号】 9705037

**【書類名】 特許請求の範囲****【請求項 1】**

第 1 の方向に延在された第 1 の配線と、  
前記第 1 の方向と異なる第 2 の方向に延在された第 2 の配線と、  
前記第 1 及び第 2 の配線間の前記第 1 及び第 2 の配線の交点に配置された磁気抵抗効果素子と、  
前記磁気抵抗効果素子に接続され、側面の一部が前記磁気抵抗効果素子の側面と一致する金属層と  
を具備することを特徴とする磁気記憶装置。

**【請求項 2】**

前記金属層に接続され、前記金属層に覆われるコンタクト層をさらに具備し、  
前記磁気抵抗効果素子は、前記コンタクト層側に位置する第 1 の側面とこの第 1 の側面と反対側に位置する第 2 の側面とを有し、  
前記第 2 の側面は前記金属層の側面と一致していることを特徴とする請求項 1 に記載の磁気記憶装置。

**【請求項 3】**

前記コンタクト層は、前記第 2 の配線の下方に配置されていることを特徴とする請求項 2 に記載の磁気記憶装置。

**【請求項 4】**

前記磁気抵抗効果素子と前記第 2 の配線との間に配置され、前記磁気抵抗効果素子及び前記第 2 の配線に接続されたコンタクト層をさらに具備することを特徴とする請求項 1 に記載の磁気記憶装置。

**【請求項 5】**

前記コンタクト層は、段差部を有することを特徴とする請求項 4 に記載の磁気記憶装置。

**【請求項 6】**

前記コンタクト層の平面形状は、前記磁気抵抗効果素子の平面形状とほぼ同じであることを特徴とする請求項 4 に記載の磁気記憶装置。

**【請求項 7】**

前記磁気抵抗効果素子は磁化容易軸と磁化困難軸とを有し、  
前記第 1 の配線はワード線であり、前記第 2 の配線はビット線であり、  
前記磁気抵抗効果素子は、前記磁化容易軸の方向が前記第 2 の方向に向くように配置されていることを特徴とする請求項 1 に記載の磁気記憶装置。

**【請求項 8】**

前記磁気抵抗効果素子は磁化容易軸と磁化困難軸とを有し、  
前記第 1 の配線はワード線であり、前記第 2 の配線はビット線であり、  
前記磁気抵抗効果素子は、前記磁化困難軸の方向が前記第 2 の方向に向くように配置されていることを特徴とする請求項 1 に記載の磁気記憶装置。

**【請求項 9】**

前記金属層は、前記第 1 の配線を跨いで形成されており、  
前記第 1 の配線の上方における前記金属層の側面は、前記磁気抵抗効果素子の側面と一致していることを特徴とする請求項 1 に記載の磁気記憶装置。

**【請求項 10】**

前記磁気抵抗効果素子は第 1 乃至第 4 の側面を有し、  
前記第 1 及び第 2 の側面は全てが前記金属層の側面と一致し、前記第 3 及び第 4 の側面は一部が前記金属層の側面と一致していることを特徴とする請求項 1 に記載の磁気記憶装置。

**【請求項 11】**

前記金属層に接続され、前記第 1 の配線と同一面上で前記第 1 の配線と平行して延在され、読み出し配線として使用される第 3 の配線をさらに具備することを特徴とする請求項

1 に記載の磁気記憶装置。

【請求項 12】

前記金属層は、前記第 1 の配線と平行して延在され、読み出し配線として使用されることを特徴とする請求項 1 に記載の磁気記憶装置。

【請求項 13】

前記磁気抵抗効果素子は磁化容易軸と磁化困難軸とを有し、

前記磁気抵抗効果素子の前記磁化容易軸方向における両端部の側面が、前記金属層の側面と一致することを特徴とする請求項 1 に記載の磁気記憶装置。

【請求項 14】

第 1 の絶縁膜上に、金属層、磁気抵抗効果膜、第 1 及び第 2 のマスク層を順に形成する工程と、

前記第 2 のマスク層を磁気抵抗効果素子の素子形状にパターンニングする工程と、

パターンニングした前記第 2 のマスク層を用いて前記第 1 のマスク層を前記素子形状にパターンニングする工程と、

パターンニングした前記第 1 のマスク層を用いて前記磁気抵抗効果膜を前記素子形状にパターンニングし、前記磁気抵抗効果素子を形成する工程と、

前記金属層をセル毎に分離する分離形状にパターンニングし、前記金属層の側面の一部を前記磁気抵抗効果素子の側面と一致させる工程と

を具備することを特徴とする磁気記憶装置の製造方法。

【請求項 15】

前記磁気抵抗効果素子を形成した後に、

前記第 1 のマスク層及び前記金属層上にレジストを形成する工程と、

前記レジストを前記分離形状にパターンニングする工程と

をさらに具備し、

パターンニングした前記レジストを用いて前記金属層をパターンニングすることを特徴とする請求項 14 に記載の磁気記憶装置の製造方法。

【請求項 16】

前記金属層のパターンニングの際、前記第 1 のマスク層の一部を除去し、前記第 1 のマスク層に段差部を形成することを特徴とする請求項 14 に記載の磁気記憶装置の製造方法。

【請求項 17】

前記金属層をパターンニングした後に、

前記第 1 の絶縁膜、前記磁気抵抗効果素子及び前記金属層上に第 2 の絶縁膜を形成する工程と、

前記第 1 のマスク層の表面が露出するまで前記第 2 の絶縁膜を除去することで、前記第 1 のマスク層からなるコンタクトを自己整合的に形成する工程と

をさらに具備することを特徴とする請求項 14 に記載の磁気記憶装置の製造方法。

【請求項 18】

前記第 2 の絶縁膜は、CMP を用いて除去することを特徴とする請求項 17 に記載の磁気記憶装置の製造方法。

【請求項 19】

前記第 1 のマスク層は、導電層で形成されることを特徴とする請求項 14 に記載の磁気記憶装置の製造方法。

【請求項 20】

前記第 2 のマスク層は、絶縁層で形成されることを特徴とする請求項 14 に記載の磁気記憶装置の製造方法。

【請求項 21】

前記磁気抵抗効果素子を形成した後に、

前記第 1 のマスク層及び前記金属層上に第 3 のマスク層を形成する工程と、

前記第 3 のマスク層上にレジストを形成する工程と、

前記レジストを前記分離形状にパターンニングする工程と、

パターンニングした前記レジストを用いて前記第 3 のマスク層を前記分離形状にパターンニングする工程と

をさらに具備し、

パターンニングした前記第 3 のマスク層を用いて前記金属層をパターンニングすることを特徴とする請求項 1 4 に記載の磁気記憶装置の製造方法。

【請求項 2 2】

前記第 3 のマスク層は、絶縁層で形成されることを特徴とする請求項 2 1 に記載の磁気記憶装置の製造方法。

【請求項 2 3】

前記金属層を前記分離形状にパターンニングする前に、

前記磁気抵抗効果素子の側面に絶縁保護膜を形成する工程をさらに具備することを特徴とする請求項 1 4 に記載の磁気記憶装置の製造方法。

## 【書類名】明細書

## 【発明の名称】磁気記憶装置及びその製造方法

## 【技術分野】

## 【0 0 0 1】

本発明は、強磁性体を用いた情報再生技術に係わり、特に磁気抵抗効果素子を利用した磁気記憶装置及びその製造方法に関する。

## 【背景技術】

## 【0 0 0 2】

磁気ランダムアクセスメモリ (Magnetic Random Access Memory：以下MRAMと略記) とは、情報の記録媒体として強磁性体の磁化方向を利用した、記録情報を随時、書き換え、保持、読み出すことができる固体メモリの総称である。

## 【0 0 0 3】

MRAMのメモリセルは、通常、複数の強磁性体を積層した構造を有する。情報の記録は、メモリセルを構成する複数の強磁性体の磁化の相対配置を平行又は反平行にし、この平行又は反平行の状態を2進の情報“1”，“0”にそれぞれ対応させて行う。

## 【0 0 0 4】

記録情報の書き込みは、クロスストライプ状に配置された書き込み線に電流を流し、この電流によって生じる電流磁界により、各セルの強磁性体の磁化方向を反転させることによって行われる。記録保持時の消費電力は原理的にゼロであり、また電源を切っても記録保持が行われる不揮発性メモリである。

## 【0 0 0 5】

一方、記録情報の読み出しは、セルを構成する強磁性体の磁化方向とセンス電流との相対角又は複数の強磁性層間の磁化の相対角によってメモリセルの電気抵抗が変化する現象、いわゆる磁気抵抗効果を利用して行う。

## 【0 0 0 6】

MRAMの機能と従来の誘電体を用いた半導体メモリの機能とを比較すると、(1) 完全な不揮発性であり、また $10^{15}$ 回以上の書き換えが可能であること、(2) 非破壊読み出しが可能であり、リフレッシュ動作を必要としないため読み出しサイクルを短くすることが可能であること、(3) 電荷蓄積型のメモリセルに比べ、放射線に対する耐性が強いこと、等の多くの利点を有している。MRAMの単位面積あたりの集積度、書き込み及び読み出し時間は、おおむねDRAMと同程度となりうることが予想される。従って、不揮発性という大きな特色を生かし、携帯機器用の外部記録装置、LSI混載用途、さらにはパーソナルコンピュータの主記憶メモリへの応用が期待されている。

## 【0 0 0 7】

現在、実用化の検討が進められているMRAMでは、メモリセルに強磁性トンネル効果 (Tunnel Magneto-Resistance：以下TMR効果と略記) を示す素子を用いている (例えば、非特許文献1参照。)。このTMR効果を示す素子 (以下MTJ (Magnetic Tunnel Junction) 素子と略記) は、主として強磁性層／絶縁層／強磁性層からなる3層膜で構成され、絶縁層をトンネルして電流が流れる。トンネル抵抗値は、両強磁性金属層の磁化の相対角の余弦に比例して変化し、両磁化が反平行の場合に極大値をとる。例えばNiFe/Cu/Al<sub>2</sub>O<sub>3</sub>/Co/NiFeからなるトンネル接合では、500eV以下の低磁界において25%を越える磁気抵抗変化率が見いだされている (例えば、非特許文献2参照。)。MTJ素子の構造としては、磁界感度の改善を目的として、一方の強磁性体に隣接して反強磁性体を配置し、磁化方向を固着させた、いわゆるスピナバルブ構造のもの (例えば、非特許文献3参照。)、また磁気抵抗変化率のバイアス依存性を改善するために、2重のトンネルバリアを設けたもの (例えば、非特許文献4参照。)) が、知られている。

【非特許文献1】Roy Scheuerlein, et al., A 10ns Read and Write Non-Volatile Memory Array Using a Magnetic Tunnel Junction and FET Switch in each Cell, 「2000 ISSCC Digest of Technical Papers」, (米国), 2000年2月, p.128-129

【非特許文献2】M Sato, et al., Spin-Valve-Like Properties and Annealing Effect in Ferromagnetic Tunnel Junctions, 「IEEE Trans.Mag.」, (米国), 1997年, 第33巻, 第5号, p.3553-3555

【非特許文献3】M Sato, et al., Spin-Valve-Like Properties of Ferromagnetic Tunnel Junctions, 「Jpn.J.Appl.Phys.」, 1997年, 第36巻, Part 2, p.200-201

【非特許文献4】K Inomata, et al., Spin-dependent tunneling between a soft ferromagnetic layer and hard magnetic nano particles, 「Jpn.J.Appl.Phys.」, 1997年, 第36巻, Part 2, p.1380-1383

【発明の開示】

【発明が解決しようとする課題】

【0008】

以上のようなMTJ素子をMRAMに応用した場合、メモリセルは、例えば図57及び図58に示す平面構造となる。つまり、図57及び図58に示すように、MTJ素子19は、ワード線10及びビット線23間のワード線10及びビット線23の交点に配置されている。そして、MTJ素子19の下面には下部金属層13及びコンタクト12を介してMOSトランジスタ等のスイッチング素子（図示せず）が接続されている。

【0009】

このような従来技術によるMRAMにおいて、下部金属層13は、MTJ素子19及びコンタクト12の側面よりも外側まで広げて形成され、MTJ素子19及びコンタクト12との合わせずれを考慮した余裕量が設けられている。一方、隣接セルを分離するために、下部金属層13間は最小ピッチA、Bで保たれている。従って、これらの状況から、ワード線10間のピッチX'、X"やビット線23間のピッチY'、Y"を所定の間隔以上縮小することは困難であった。そして、この問題は、セルの微細化が要求されるに伴って、さらに顕著となっていた。

【0010】

本発明は上記課題を解決するためになされたものであり、その目的とするところは、セル面積を縮小することが可能な磁気記憶装置及びその製造方法を提供することにある。

【課題を解決するための手段】

【0011】

本発明は、前記目的を達成するために以下に示す手段を用いている。

【0012】

本発明の第1の視点による磁気記憶装置は、第1の方向に延在された第1の配線と、前記第1の方向と異なる第2の方向に延在された第2の配線と、前記第1及び第2の配線間の前記第1及び第2の配線の交点に配置された磁気抵抗効果素子と、前記磁気抵抗効果素子に接続され、側面の一部が前記磁気抵抗効果素子の側面と一致する金属層とを具備する。

【0013】

本発明の第2の視点による磁気記憶装置の製造方法は、第1の絶縁膜上に、金属層、磁気抵抗効果膜、第1及び第2のマスク層を順に形成する工程と、前記第2のマスク層を磁気抵抗効果素子の素子形状にパターニングする工程と、パターニングした前記第2のマスク層を用いて前記第1のマスク層を前記素子形状にパターニングする工程と、パターニングした前記第1のマスク層を用いて前記磁気抵抗効果膜を前記素子形状にパターニングし、前記磁気抵抗効果素子を形成する工程と、前記金属層をセル毎に分離する分離形状にパターニングし、前記金属層の側面の一部を前記磁気抵抗効果素子の側面と一致させる工程とを具備する。

【発明の効果】

【0014】

以上説明したように本発明によれば、セル面積を縮小することが可能な磁気記憶装置及びその製造方法を提供できる。

【発明を実施するための最良の形態】



## 【0015】

本発明の実施の形態を以下に図面を参照して説明する。この説明に際し、全図にわたり、共通する部分には共通する参照符号を付す。

## 【0016】

## 〔第1の実施形態〕

第1の実施形態は、下部金属層を磁気抵抗効果素子に対して余裕量を設けて形成せずに、下部金属層の側面の一部を磁気抵抗効果素子の側面と一致するように形成している。

## 【0017】

図1は、本発明の第1の実施形態に係る磁気記憶装置の断面図を示す。図2は、本発明の第1の実施形態に係る下部金属層の平面図を示し、ここではビット線及びワード線を参考のために示す。図3は、図1のIII-III線に沿った磁気記憶装置の断面図を示す。図4は、本発明の第1の実施形態に係る磁気記憶装置の斜視図を示す。

## 【0018】

図1乃至図4に示すように、第1の実施形態に係る磁気記憶装置は、下部金属層13が磁気抵抗効果素子19の周辺に余裕を設けて形成されずに、下部金属層13の側面の一部が磁気抵抗効果素子19の側面と一致している。このため、下部金属層13の一部が磁気抵抗効果素子19と同一の形状で形成されている。

## 【0019】

また、磁気抵抗効果素子19は、ワード線10及びビット線23間のワード線10及びビット線23の交点に配置されている。この磁気抵抗効果素子19の上面には第2のコンタクト22を介してビット線23が接続され、磁気抵抗効果素子19の下面には下部金属層13及び第1のコンタクト12を介してMOSトランジスタ等のスイッチング素子（図示せず）が接続されている。そして、磁気抵抗効果素子19は、磁気抵抗効果素子19の磁化容易軸方向がビット線23の延在方向に向くように、配置されている。

## 【0020】

ここで、第1のコンタクト12は、下部金属層13に覆われ、磁気抵抗効果素子19の長手方向（磁化容易軸方向）に配置されている。具体的には、第1のコンタクト12は、隣接するワード線10間で、かつ、ビット線23の下方に配置されている。そして、この第1のコンタクト12側の磁気抵抗効果素子19の側面と反対側の側面と下部金属層13の側面の一部とが一致するように、下部金属層13はパターニングされている。

## 【0021】

第2のコンタクト22は、磁気抵抗効果素子19のパターニング時のマスクとして使用した後、そのまま残存させてコンタクトとして使用する。このため、第2のコンタクト22の平面形状は磁気抵抗効果素子19と同一の形状をしている。そして、第2のコンタクト22の上面の一部はビット線23に接しておらず、段差部15aが形成されている。

## 【0022】

尚、磁気抵抗効果素子19は、例えば、磁化の向きが固定された磁化固着層（磁性層）と、トンネル接合層（非磁性層）と、磁化の向きが反転する磁気記録層（磁性層）とからなるMTJ（Magnetic Tunnel Junction）素子である。また、MTJ素子は、上記のような1層のトンネル接合層からなる1重トンネル接合構造であってもよいし、2層のトンネル接合層からなる2重トンネル接合構造であってもよい。さらに、磁化固着層及び磁気記録層の少なくとも一方は、強磁性層と非磁性層と強磁性層とからなる3層構造であってもよい。尚、MTJ素子の代わりに、例えば、2つの磁性層とこれら磁性層に挟まれた導体層とからなるGMR（Giant Magneto Resistive）素子を用いてもよい。

## 【0023】

図5乃至図24は、本発明の第1の実施形態に係る磁気記憶装置の製造工程の断面図を示す。以下に、第1の実施形態に係る磁気記憶装置の製造方法について説明する。尚、ここでは、第1の絶縁膜11内に、第1のコンタクト12やワード線（図示せず）が形成された後の工程から説明する。

## 【0024】

まず、図5及び図6に示すように、第1の絶縁膜11及び第1のコンタクト12上に下部金属層13が形成され、この下部金属層13上に磁気抵抗効果膜14が形成される。そして、この磁気抵抗効果膜14上に2層の第1及び第2のハードマスク15、16が積層される。ここで、第1のハードマスク15は例えば導電性膜で形成され、第2のハードマスク16は非導電性膜（絶縁膜）で形成される。尚、第2のハードマスク16は、導電性膜で形成されてもよい。

【0025】

次に、図7及び図8に示すように、第2のハードマスク16が選択的にエッチングされ、磁気抵抗効果素子19の形状が第2のハードマスク16に転写される。

【0026】

続いて、図9及び図10に示すように、第2のハードマスク16を用いて、第1のハードマスク15がエッチングされ、磁気抵抗効果素子19の形状が第1のハードマスク15に転写される。

【0027】

その後、図11及び図12に示すように、第2のハードマスク16が剥離される。

【0028】

次に、図13及び図14に示すように、第1のハードマスク15を用いて磁気抵抗効果膜14がエッチングされ、磁気抵抗効果膜14が磁気抵抗効果素子19の形状にパターンニングされる。

【0029】

次に、図15及び図16に示すように、下部金属層13及び第1のハードマスク15上にフォトレジスト70が塗布され、所望の形状にパターンニングされる。このフォトレジスト70の所望の形状は、第1のコンタクト12を覆い、かつ第1のハードマスク15の一部を覆うような形状である。つまり、第1のハードマスク15の一部は、フォトレジスト70で覆われずに露出している。

【0030】

次に、図17及び図18に示すように、フォトレジスト70を用いて下部金属層13がエッチングされる。この際、第1のハードマスク15の露出した部分も一部除去され、段差部15aが形成される。その後、フォトレジスト70は除去される。

【0031】

尚、フォトレジスト70は磁気抵抗効果膜14を完全に被覆していないが、磁気抵抗効果膜14上には第1のハードマスク15が存在するため、エッチングは磁気抵抗効果膜14まで進行しない。これを保証するためには、下部金属層13のエッチング時に第1のハードマスク15が完全にエッチングされないように、下部金属層13と第1のハードマスク15の材料、膜厚、またエッチング条件を最適化すればよい。つまり、第1のハードマスク15には、Mo、W、Taなどの高融点遷移金属が適しており、下部金属層13には、Mo、W、Taなどに比べてエッチングレートが早いPt、Ir、Ruなどの貴金属、又はTiN、TaNなどの導電性金属窒化物が適している。また、下部金属層13よりも第1のハードマスク15を厚くすればよい。

【0032】

次に、図19及び図20に示すように、第1の絶縁膜11、下部金属層13及び第1のハードマスク15上に第2の絶縁膜21が形成される。

【0033】

次に、図21及び図22に示すように、化学機械研磨法（Chemical Mechanical Polish；以下CMPと略記）や反応性イオンエッチング（Reactive Ion Etching；以下RIEと略記）を用いて、第1のハードマスク15に達するまで、第2の絶縁膜21の表面が平坦化される。これにより、第1のハードマスク15からなる第2のコンタクト22の表面が露出され、自己整合的にコンタクト開口がなされる。

【0034】

尚、第1のハードマスク15の上面には段差部15aが存在するが、第1のハードマ

ク15の一部は第2の絶縁膜21から露出してコンタクト22として十分機能するため、特に問題になるものではない。

【0035】

次に、図23及び図24に示すように、第2のコンタクト22及び第2の絶縁膜21上にビット線23が形成される。

【0036】

上記第1の実施形態によれば、下部金属層13を磁気抵抗効果素子19の周辺に余裕を設けて形成せずに、下部金属層13の側面の一部を磁気抵抗効果素子19の側面と一致させている。このため、ビット線23の延在方向における隣接する下部金属層13間を最小ピッチAで保った場合、隣接するワード線10のピッチX1を、従来のピッチX'よりも縮小することができる(図1参照)。このように、第1の実施形態によれば、ビット線23の延在方向における下部金属層13の面積を縮小することができるため、セル面積を縮小することができる。

【0037】

ここで、従来における図57のピッチAは、リソグラフィとエッチング技術や埋め込み技術などによって決まるミニマムフューチャーサイズであり、このミニマムフューチャーサイズよりも小さくすることは困難であった。これに対し、第1の実施形態における図1のピッチAは、下部金属層13及び磁気抵抗効果素子19の自己整合形成により決まるため、ミニマムフューチャーサイズよりも小さくすることができる。従って、第1の実施形態では、従来よりも飛躍的にセルサイズを縮小でき、セルの高密度化を実現できる。

【0038】

また、従来のプロセスでは、第1のハードマスクを磁気抵抗効果素子の形状にパターニングする際に、すでに下部金属層がパターニングされており、この下部金属層下の第1の絶縁膜の表面の一部が露出している。このため、第1のハードマスクや磁気抵抗効果膜のパターニング時に、第1の絶縁膜がオーバーエッチングされてしまう。これに対し、第1の実施形態では、磁気抵抗効果素子19の加工を、下部金属層13の加工よりも先に行っているため、従来よりも第1の絶縁膜11のオーバーエッチングを低減することができる。

【0039】

また、第1のハードマスク15を導電膜で形成することでコンタクト22として機能させているため、次のような効果も得られる。例えば、従来技術では、金属膜に対して物理的なエッチングを行うと、マスク材側面にフェンスが形成される場合が多い。そして、このようなフェンスは、ブラシスクラブ、ミスト噴射、超音波洗浄などの方式で除去しなければならない。これに対し、第1の実施形態では、マスク材(第1のハードマスク15)に導電膜を用い、このマスク材を剥離せずにそのまま残存させる。つまり、このマスク材にコンタクトプラグの機能を持たせることで、フェンスを除去する工程が不要となり、プロセスが容易となる。

【0040】

また、磁気抵抗効果素子19の周囲からはみ出した下部金属層13の領域を減らすことで、磁気抵抗効果素子19の固定層又は記録層に起因した漏れ磁場による磁気特性のシフトを低減することができ、より安定した特性の磁気抵抗効果素子19を形成することが可能である。特に、磁気抵抗効果素子19の磁化容易軸方向における端部において、下部金属層13のはみ出し領域を減少させることによって、上記効果をより発揮させることができる。

【0041】

尚、第1の実施形態において、図25に示すように、磁気抵抗効果素子19は、磁気抵抗効果素子19の磁化困難軸方向がビット線23の延在方向に向くように配置してもよい。この場合、ビット線23の延在方向におけるピッチAを縮小できるだけでなく、ワード線10の延在方向におけるピッチBも縮小できる。

【0042】

## [第 2 の実施形態]

第 2 の実施形態は、第 1 の実施形態における下部金属層の形状を変形させたものであり、磁気抵抗効果素子の磁化容易軸方向に、下部金属層が磁気抵抗効果素子を跨ぐ形状になっている。

## 【0 0 4 3】

図 2 6 は、本発明の第 2 の実施形態に係る磁気記憶装置の断面図を示す。図 2 7 は、本発明の第 2 の実施形態に係る下部金属層の平面図を示し、ここではビット線及びワード線を参考のために示す。図 2 8 は、図 2 6 の XXVIII-XXVIII 線に沿った磁気記憶装置の断面図を示す。図 2 9 は、本発明の第 2 の実施形態に係る磁気記憶装置の斜視図を示す。

## 【0 0 4 4】

図 2 6 乃至図 2 9 に示すように、第 2 の実施形態に係る磁気記憶装置は、第 1 の実施形態と下部金属層 1 3 の形状が異なるため、下部金属層 1 3 の側面と磁気抵抗効果素子 1 9 の側面とが一致している箇所も異なる。つまり、第 2 の実施形態では、ワード線 1 0 を跨ぐように下部金属層 1 3 を形成し、この下部金属層 1 3 の中央の側面を磁気抵抗効果素子 1 9 の側面と一致させている。このため、下部金属層 1 3 のワード線 1 0 の上方における側面が、磁気抵抗効果素子 1 9 と同一の形状になっている。そして、磁気抵抗効果素子 1 9 は、磁気抵抗効果素子 1 9 の磁化容易軸方向がビット線 2 3 の延在方向に向くように、配置されている。

## 【0 0 4 5】

尚、第 2 の実施形態に係る磁気記憶装置は、図 3 0 及び図 3 1 に示すレジスト 7 0 を用いて下部金属膜 1 3 のパターニングが行われ、その他は第 1 の実施形態と同様の方法で形成される。

## 【0 0 4 6】

上記第 2 の実施形態によれば、下部金属層 1 3 を磁気抵抗効果素子 1 9 の周辺に余裕を設けて形成せずに、下部金属層 1 3 の側面の一部を磁気抵抗効果素子 1 9 の側面と一致させている。このため、ワード線 1 0 の延在方向における隣接する下部金属層 1 3 間を最小ピッチ B で保った場合、ビット線 2 3 のピッチ Y 2 を、従来のピッチ Y' よりも縮小することができる(図 2 6 参照)。このように、第 2 の実施形態によれば、ワード線 1 0 の延在方向における下部金属層 1 3 の面積を縮小することができるため、セル面積を縮小することができる。

## 【0 0 4 7】

また、第 1 の実施形態と同様、オーバーエッチングの低減や、プロセスが容易になるといった効果も得ることができる。

## 【0 0 4 8】

尚、第 2 の実施形態において、図 3 2 に示すように、磁気抵抗効果素子 1 9 は、磁気抵抗効果素子 1 9 の磁化困難軸方向がビット線 2 3 の延在方向に向くように配置してもよい。この場合、ビット線 2 3 の延在方向におけるピッチ A を縮小することができる。

## 【0 0 4 9】

また、図 3 3 に示すように、ワード線 1 0 の延在方向において隣り合う下部金属層 1 3 A、1 3 B をペアとして考えた場合、一方の下部金属層 1 3 A における他方の下部金属層 1 3 B と反対側の側面を磁気抵抗効果素子 1 9 の側面と一致させ、他方の下部金属層 1 3 B における一方の下部金属層 1 3 B 側の側面を磁気抵抗効果素子 1 9 の側面と一致させてもよい。この場合、図 2 6 の構造よりもピッチ B を縮小できる。

## 【0 0 5 0】

また、図 3 4 に示すように、図 3 3 の構造をもとに、磁気抵抗効果素子 1 9 を、磁気抵抗効果素子 1 9 の磁化困難軸方向がビット線 2 3 の延在方向に向くように配置してもよい。この場合、ビット線 2 3 の延在方向におけるピッチ A を縮小することができる。

## 【0 0 5 1】

## [第 3 の実施形態]

第 3 の実施形態は、第 2 の実施形態の変形例である。第 2 の実施形態では、下部金属層

の側面を磁気抵抗効果素子の 3 側面と一致させるのに対し、第 3 の実施形態では、下部金属層の側面を磁気抵抗効果素子の 4 側面と一致させる。

【0052】

図 35 は、本発明の第 3 の実施形態に係る磁気記憶装置の断面図を示す。図 36 は、本発明の第 3 の実施形態に係る下部金属層の平面図を示し、書き込み配線を参考のために示す。図 37 は、図 35 の XXXVII-XXXVII 線に沿った磁気記憶装置の断面図を示す。図 38 は、本発明の第 3 の実施形態に係る磁気記憶装置の斜視図を示す。

【0053】

図 35 乃至図 38 に示すように、第 3 の実施形態に係る磁気記憶装置において、上記第 2 の実施形態と異なる点は、下部金属層 13 の側面を磁気抵抗効果素子 19 の 4 側面と一致させる点である。ここで、磁気抵抗効果素子 19 の 2 側面は全てが下部金属層 13 の側面と一致し、残りの 2 側面は一部が下部金属層 13 の側面と一致している。また、第 1 及び第 2 の実施形態と同様、下部金属層 13 の側面の一部が磁気抵抗効果素子 19 の側面と一致しているため、下部金属層 13 の一部が磁気抵抗効果素子 19 と同一の形状で形成されている。

【0054】

尚、第 3 の実施形態に係る磁気記憶装置は、図 39 及び図 40 に示すレジスト 70 を用いて下部金属膜 13 のパターンニングが行われ、その他は第 1 の実施形態と同様の方法で形成される。

【0055】

上記第 3 の実施形態によれば、下部金属層 13 を磁気抵抗効果素子 19 の周辺に余裕を設けて形成せずに、下部金属層 13 の側面の一部を磁気抵抗効果素子 19 の側面と一致させている。このため、ワード線 10 の延在方向における隣接する下部金属層 13 間を最小ピッチ B、C で保った場合、ビット線 23 のピッチ Y3 を、従来のピッチ Y' よりも縮小することができる（図 35 参照）。このように、第 3 の実施形態によれば、ワード線 10 の延在方向における下部金属層 13 の面積を縮小することができるため、セル面積を縮小することができる。

【0056】

また、第 1 の実施形態と同様、オーバーエッチングの低減や、プロセスが容易になるといった効果も得ることができる。

【0057】

尚、第 3 の実施形態において、図 41 に示すように、磁気抵抗効果素子 19 は、磁気抵抗効果素子 19 の磁化困難軸方向がビット線 23 の延在方向に向くように配置してもよい。この場合、ビット線 23 の延在方向におけるピッチ A を縮小することができる。

【0058】

また、図 42 に示すように、ワード線 10 の延在方向において隣り合う下部金属層 13 A、13 B をペアとして考えた場合、一方の下部金属層 13 A におけるコンタクト 12 を他方の下部金属層 13 B に近づけて配置し、他方の下部金属層 13 B におけるコンタクト 12 を一方の下部金属層 13 A に遠ざけて配置してもよい。この場合、図 35 の構造よりもピッチ B を縮小できる。

【0059】

また、図 43 に示すように、図 42 の構造をもとに、磁気抵抗効果素子 19 を、磁気抵抗効果素子 19 の磁化困難軸方向がビット線 23 の延在方向に向くように配置してもよい。この場合、ビット線 23 の延在方向におけるピッチ A を縮小することができる。

【0060】

[第 4 の実施形態]

第 4 の実施形態は、第 3 の実施形態と同様の構造であるが、第 3 の実施形態と製造方法が異なる。

【0061】

図 44 乃至図 49 は、本発明の第 4 の実施形態に係る磁気記憶装置の製造工程の断面図

を示す。以下に、第4の実施形態に係る磁気記憶装置の製造方法について説明する。尚、上記第1の実施形態と同様の工程は省略又は簡略化する。

【0062】

まず、図5乃至図14に示すように、第1の実施形態と同様に、磁気抵抗効果素子19が形成される。

【0063】

次に、図44及び図45に示すように、磁気抵抗効果素子19を覆うように絶縁性の第3のハードマスク71が形成され、この第3のハードマスク71上にフォトレジスト70が形成される。その後、フォトレジスト70が下部金属層13の形状にパターニングされる。

【0064】

次に、図46及び図47に示すように、フォトレジスト70をマスクとして第3のハードマスク71がパターニングされ、第3のハードマスク71に下部金属層13の形状が転写される。

【0065】

次に、図48及び図49に示すように、第3のハードマスク71をマスクとして下部金属層13がエッチングされる。この際、第1のハードマスク15の露出した部分も一部除去され、段差部15aが形成される。その後は、第1の実施形態と同様であるため、説明は省略する。

【0066】

上記第4の実施形態によれば、第3の実施形態と同様の効果を得ることができる。

【0067】

さらに、第4の実施形態では、下部金属層13の加工時において、第3のハードマスク71に下部金属層13の形状を一旦転写し、このハードマスク71を用いて下部金属層13の加工を行っている。従って、レジスト70が磁気抵抗効果膜14に直接接触しないため、レジスト70中の強酸等によって磁気抵抗効果膜14が腐食することを防止できる。

【0068】

〔第5の実施形態〕

第5の実施形態では、上記各実施形態において、磁気抵抗効果素子の側面に絶縁保護膜を設ける例である。

【0069】

図50乃至図53は、本発明の第5の実施形態に係る磁気記憶装置の製造工程の断面図を示す。ここでは、第1の実施形態に第5の実施形態を適用した場合を例にあげて説明する。

【0070】

まず、第1の実施形態と同様に、図5乃至図10に示すように、第2のハードマスク16を用いて、第1のハードマスク15がパターニングされる。ここで、第1のハードマスク15は導電性膜で形成され、第2のハードマスク16は例えばSiO<sub>x</sub>からなる絶縁膜で形成される。

【0071】

次に、図50に示すように、第1及び第2のハードマスク15、16を用いて磁気抵抗効果膜14がパターニングされ、磁気抵抗効果素子19が形成される。

【0072】

次に、図51に示すように、第1及び第2のハードマスク15、16及び磁気抵抗効果素子19の側面に、絶縁保護膜80が形成される。この絶縁保護膜80の材料としては、例えば、酸化シリコン膜、窒化シリコン膜、アルミナなどがあげられる。

【0073】

次に、図52に示すように、下部金属層13、第2のハードマスク16及び絶縁保護膜80上にフォトレジスト70が塗布され、このフォトレジスト70が下部金属層13の所望の形状にパターニングされる。次に、フォトレジスト70を用いて下部金属層13がエ

ツチングされる。その後、フォトリソグスト 70 は除去される。

#### 【0074】

次に、図 53 に示すように、第 1 の絶縁膜 11、下部金属層 13、第 2 のハードマスク 16 及び絶縁保護膜 80 上に第 2 の絶縁膜 21 が形成される。次に、CMP 又は RIE を用いて、第 1 のハードマスク 15 に達するまで、第 2 の絶縁膜 21 の表面が平坦化される。これにより、第 1 のハードマスク 15 からなる第 2 のコンタクト 22 の表面が露出され、自己整合的にコンタクト開口がなされる。次に、第 2 のコンタクト 22、第 2 の絶縁膜 21 及び絶縁保護膜 80 上にビット線 23 が形成される。

#### 【0075】

上記第 5 の実施形態によれば、下部金属層 13 の加工時に、磁気抵抗効果素子 19 の側面に絶縁保護膜 80 が形成してあるため、下部金属層 13 の導電性の堆積物が磁気抵抗効果素子 19 の側面に付着することを防止できる。従って、磁気抵抗効果素子 19 の接合部に下部金属層 13 の導電性の堆積物が付着することでショート等の問題が生じてしまうことを防止できるため、信頼性の高い接合を実現できる。

#### 【0076】

##### 【第 6 の実施形態】

第 6 の実施形態は、上記各実施形態に、読み出し用スイッチング素子を用いない構造を適用した例である。

#### 【0077】

図 54 及び図 55 は、本発明の第 6 の実施形態に係る磁気記憶装置の斜視図を示す。図 54 及び図 55 に示すように、ワード線が書き込み配線と読み出し配線とに分かれており、書き込み時にはビット線 23 及び書き込みワード線 10 が用いられ、読み出し時にはビット線 23 及び読み出しワード線 30 が用いられる。

#### 【0078】

図 54 の構造では、下部金属層 13 がコンタクト 12 を介して読み出しワード線 30 に接続されている。この読み出しワード線 30 は、書き込みワード線 10 と同一面上に配置され、書き込みワード線 10 と平行して延在している。

#### 【0079】

図 55 の構造では、磁気抵抗効果素子 19 に読み出しワード線 30 が直接接続されている。この読み出しワード線 30 は書き込みワード線 10 と平行して延在し、読み出しワード線 30 の側面の一部が磁気抵抗効果素子 19 の側面と一致している。

#### 【0080】

尚、図 54 及び図 55 において、磁気抵抗効果素子 19 は、磁気抵抗効果素子 19 の磁化容易軸方向をビット線 23 の延在方向に向けているが、磁気抵抗効果素子 19 の磁化困難軸方向をビット線 23 の延在方向に向けてもよい。

#### 【0081】

その他、本発明は、上記各実施形態に限定されるものではなく、実施段階ではその要旨を逸脱しない範囲で、種々に変形することが可能である。例えば、図 56 に示すように、下部金属層 13 と磁気抵抗効果素子 19 との接続部分において、下部金属層 13 を磁気抵抗効果素子 19 よりも小さくすることも可能である。この場合、磁気抵抗効果素子 19 の磁化容易軸方向における端部において、下部金属層 13 のはみ出し領域を全てなくすることができるので、第 1 の実施形態で述べた漏れ磁場による磁気特性のシフトを特に低減することができる。

#### 【0082】

さらに、上記実施形態には種々の段階の発明が含まれており、開示される複数の構成要件における適宜な組み合わせにより種々の発明が抽出され得る。例えば、実施形態に示される全構成要件から幾つかの構成要件が削除されても、発明が解決しようとする課題の欄で述べた課題が解決でき、発明の効果の欄で述べられている効果が得られる場合には、この構成要件が削除された構成が発明として抽出され得る。

#### 【図面の簡単な説明】

## 【0083】

- 【図1】本発明の第1の実施形態に係る磁気記憶装置を示す平面図。
- 【図2】本発明の第1の実施形態に係る下部金属層を示す平面図。
- 【図3】図1のIII-III線に沿った磁気記憶装置を示す断面図。
- 【図4】本発明の第1の実施形態に係る磁気記憶装置を示す斜視図。
- 【図5】本発明の第1の実施形態に係る磁気記憶装置の製造工程を示す平面図。
- 【図6】図5のVI-VI線に沿った磁気記憶装置の断面図。
- 【図7】図5に続く、本発明の第1の実施形態に係る磁気記憶装置の製造工程を示す平面図。
- 【図8】図7のVIII-VIII線に沿った磁気記憶装置の断面図。
- 【図9】図7に続く、本発明の第1の実施形態に係る磁気記憶装置の製造工程を示す平面図。
- 【図10】図9のX-X線に沿った磁気記憶装置の断面図。
- 【図11】図9に続く、本発明の第1の実施形態に係る磁気記憶装置の製造工程を示す平面図。
- 【図12】図11のXII-XII線に沿った磁気記憶装置の断面図。
- 【図13】図11に続く、本発明の第1の実施形態に係る磁気記憶装置の製造工程を示す平面図。
- 【図14】図13のXIV-XIV線に沿った磁気記憶装置の断面図。
- 【図15】図13に続く、本発明の第1の実施形態に係る磁気記憶装置の製造工程を示す平面図。
- 【図16】図15のXVI-XVI線に沿った磁気記憶装置の断面図。
- 【図17】図15に続く、本発明の第1の実施形態に係る磁気記憶装置の製造工程を示す平面図。
- 【図18】図17のXVIII-XVIII線に沿った磁気記憶装置の断面図。
- 【図19】図17に続く、本発明の第1の実施形態に係る磁気記憶装置の製造工程を示す平面図。
- 【図20】図19のXX-XX線に沿った磁気記憶装置の断面図。
- 【図21】図19に続く、本発明の第1の実施形態に係る磁気記憶装置の製造工程を示す平面図。
- 【図22】図21のXXII-XXII線に沿った磁気記憶装置の断面図。
- 【図23】図21に続く、本発明の第1の実施形態に係る磁気記憶装置の製造工程を示す平面図。
- 【図24】図23のXXIV-XXIV線に沿った磁気記憶装置の断面図。
- 【図25】本発明の第1の実施形態に係る他の磁気記憶装置を示す平面図。
- 【図26】本発明の第2の実施形態に係る磁気記憶装置を示す平面図。
- 【図27】本発明の第2の実施形態に係る下部金属層を示す平面図。
- 【図28】図26のXXVIII-XXVIII線に沿った磁気記憶装置を示す断面図。
- 【図29】本発明の第2の実施形態に係る磁気記憶装置を示す斜視図。
- 【図30】本発明の第2の実施形態に係る磁気記憶装置の製造工程を示す平面図。
- 【図31】図30のXXXI-XXXI線に沿った磁気記憶装置の断面図。
- 【図32】本発明の第2の実施形態に係る他の磁気記憶装置を示す平面図。
- 【図33】本発明の第2の実施形態に係る他の磁気記憶装置を示す平面図。
- 【図34】本発明の第2の実施形態に係る他の磁気記憶装置を示す平面図。
- 【図35】本発明の第3の実施形態に係る磁気記憶装置を示す平面図。
- 【図36】本発明の第3の実施形態に係る下部金属層を示す平面図。
- 【図37】図35のXXXVII-XXXVII線に沿った磁気記憶装置を示す断面図。
- 【図38】本発明の第3の実施形態に係る磁気記憶装置を示す斜視図。
- 【図39】本発明の第3の実施形態に係る磁気記憶装置の製造工程を示す平面図。
- 【図40】図39のXL-XL線に沿った磁気記憶装置の断面図。



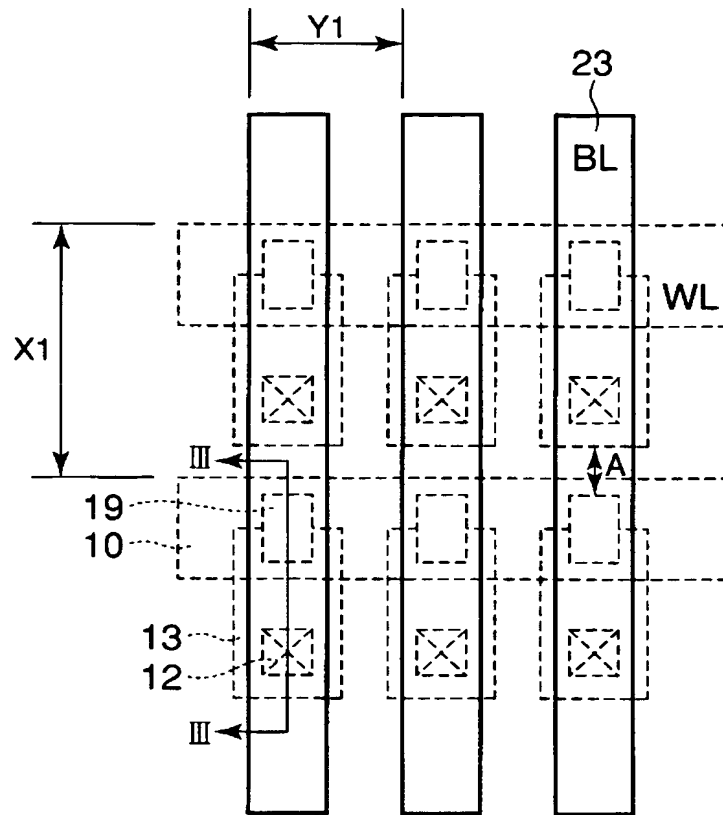
- 【図 4 1】 本発明の第 3 の実施形態に係る他の磁気記憶装置を示す平面図。
- 【図 4 2】 本発明の第 3 の実施形態に係る他の磁気記憶装置を示す平面図。
- 【図 4 3】 本発明の第 3 の実施形態に係る他の磁気記憶装置を示す平面図。
- 【図 4 4】 本発明の第 4 の実施形態に係る磁気記憶装置の製造工程を示す平面図。
- 【図 4 5】 図 4 4 の XLV-XLV 線に沿った磁気記憶装置の断面図。
- 【図 4 6】 図 4 4 に続く、本発明の第 4 の実施形態に係る磁気記憶装置の製造工程を示す平面図。
- 【図 4 7】 図 4 6 の XLVII-XLVII 線に沿った磁気記憶装置の断面図。
- 【図 4 8】 図本発明の第 4 の実施形態に係る磁気記憶装置の製造工程を示す平面図。
- 。 【図 4 9】 図 4 8 の XLIX-XLIX 線に沿った磁気記憶装置の断面図。
- 【図 5 0】 本発明の第 5 の実施形態に係る磁気記憶装置の製造工程を示す平面図。
- 【図 5 1】 図 5 0 に続く、本発明の第 5 の実施形態に係る磁気記憶装置の製造工程を示す平面図。
- 【図 5 2】 図 5 1 に続く、本発明の第 5 の実施形態に係る磁気記憶装置の製造工程を示す平面図。
- 【図 5 3】 図 5 2 に続く、本発明の第 5 の実施形態に係る磁気記憶装置の製造工程を示す平面図。
- 【図 5 4】 本発明の第 6 の実施形態に係る磁気記憶装置を示す斜視図。
- 【図 5 5】 本発明の第 6 の実施形態に係る磁気記憶装置を示す斜視図。
- 【図 5 6】 本発明の各実施形態に係る他の磁気記憶装置を示す平面図。
- 【図 5 7】 第 1 の従来技術による磁気記憶装置を示す平面図。
- 【図 5 8】 第 2 の従来技術による磁気記憶装置を示す平面図。

【符号の説明】

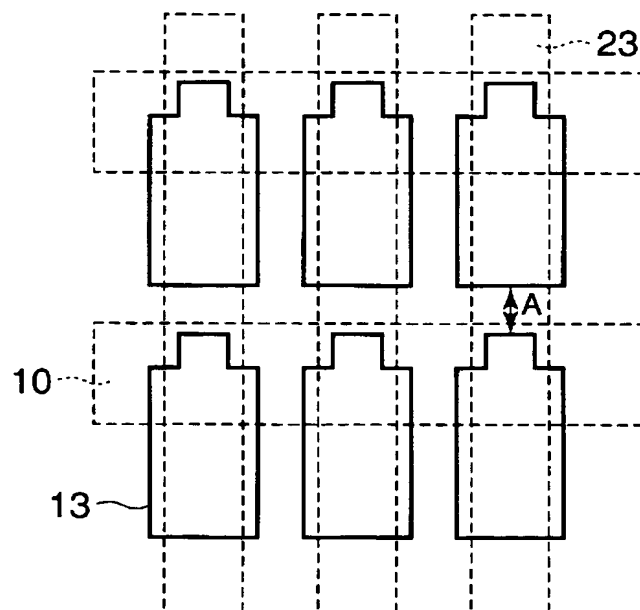
【 0 0 8 4 】

1 0…第 1 の書き込み配線、1 1…第 1 の絶縁膜、1 2…第 1 のコンタクト、1 3…下部金属層、1 4…磁気抵抗効果膜、1 5…第 1 のハードマスク、1 5 a…段差部、1 6…第 2 のハードマスク、1 9…磁気抵抗効果素子、2 1…第 2 の絶縁膜、2 2…第 2 のコンタクト、2 3…第 2 の書き込み配線、3 0…読み出しワード線、7 0…フォトレジスト、7 1…第 3 のハードマスク、8 0…絶縁保護膜。

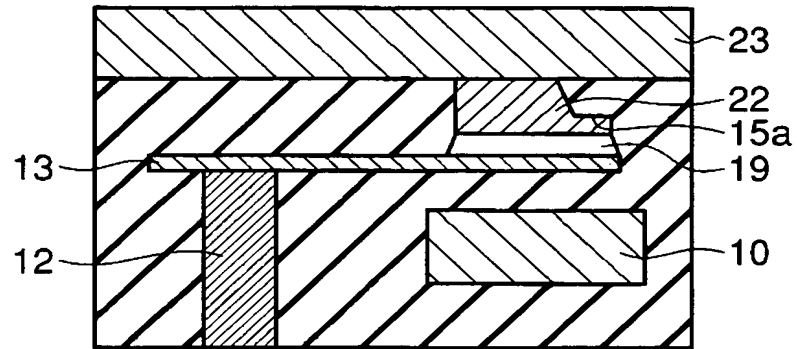
【書類名】 図面  
【図 1】



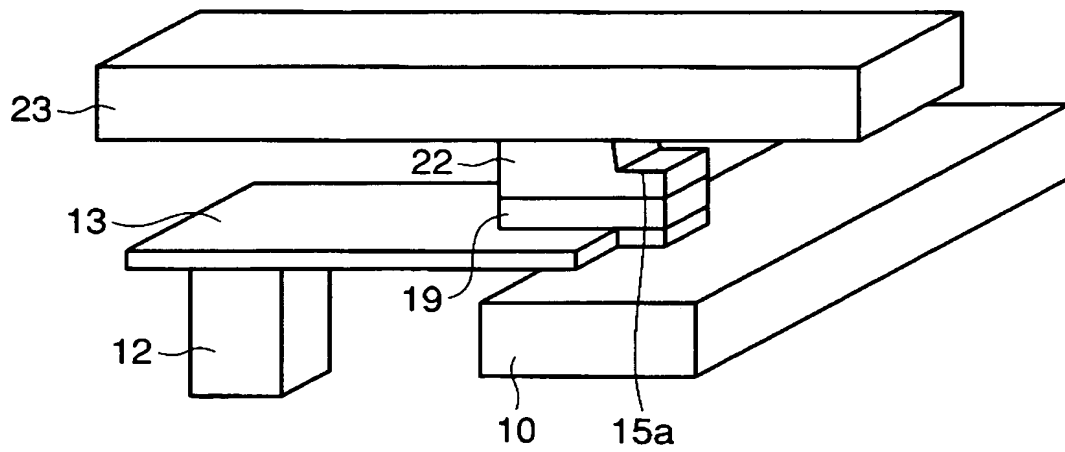
【図 2】



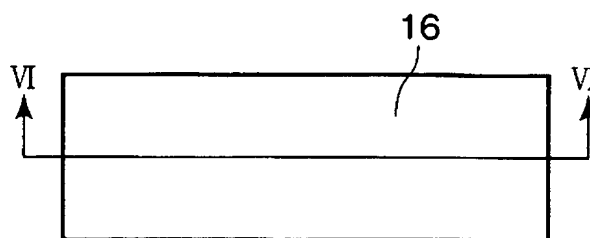
【図 3】



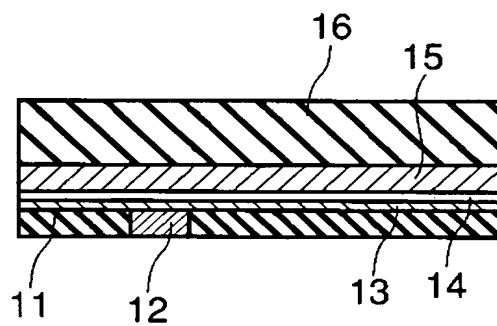
【図 4】



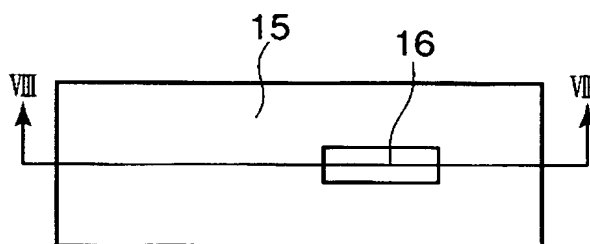
【図 5】



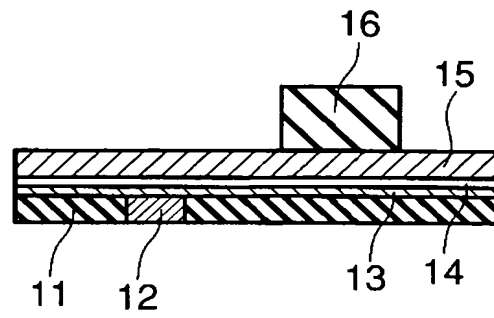
【図 6】



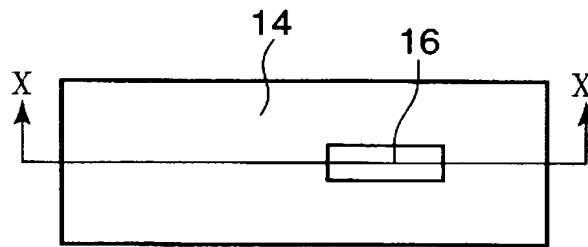
【図 7】



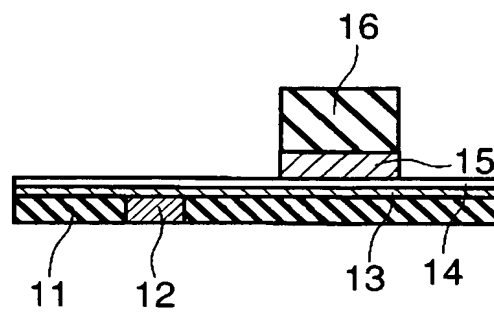
【図 8】



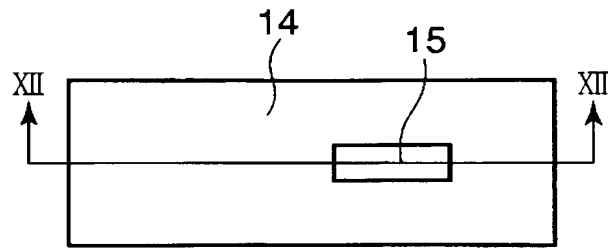
【図 9】



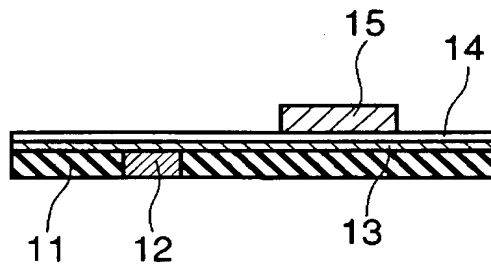
【図 10】



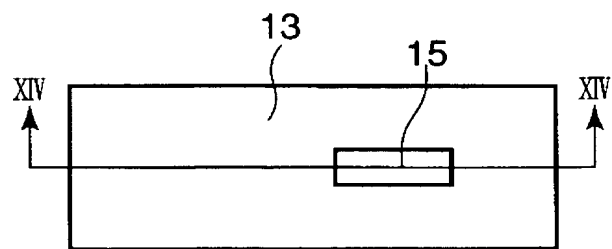
【図 1 1】



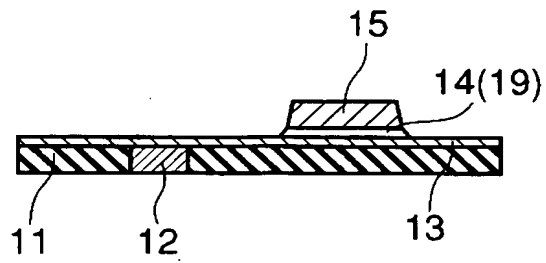
【図 1 2】



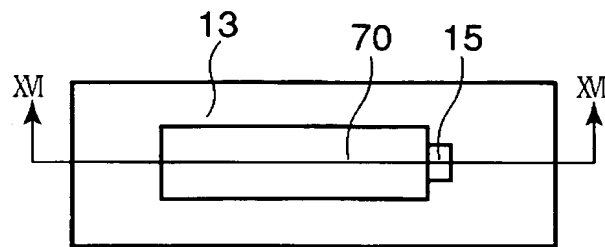
【図 1 3】



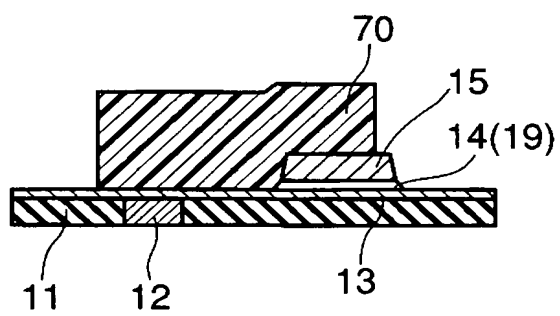
【図 14】



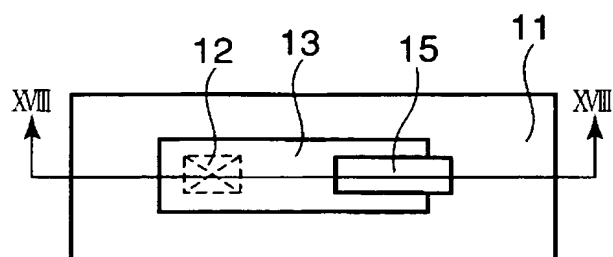
【図 15】



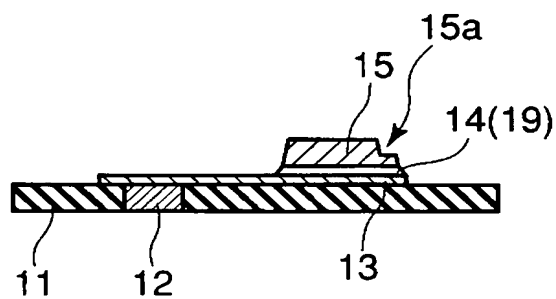
【図 16】



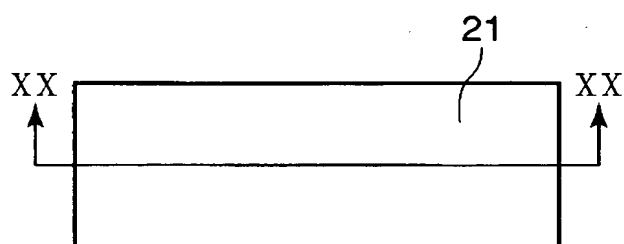
【図 17】



【図 18】

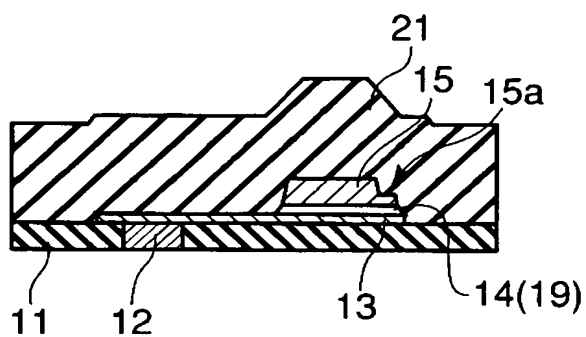


【図 19】

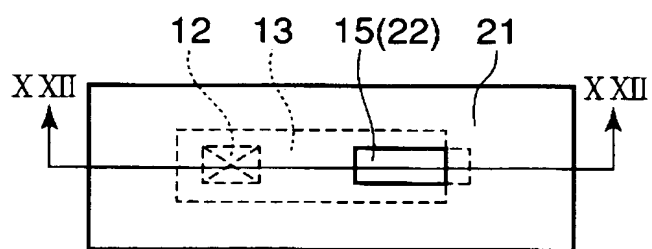




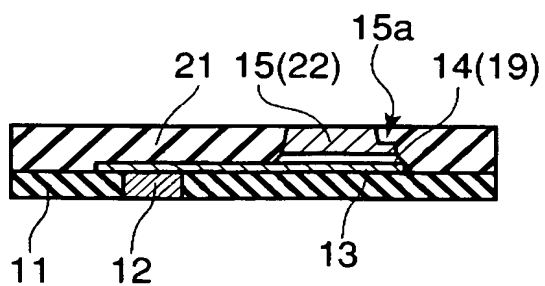
【図 20】



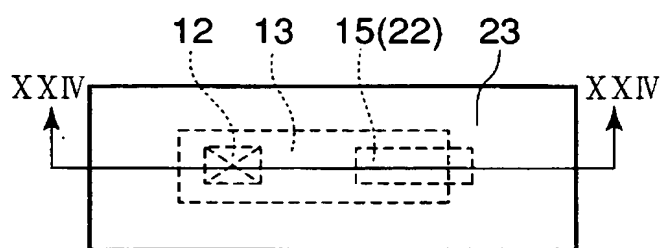
【図 21】



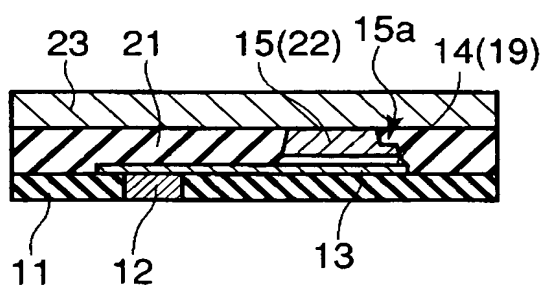
【図 22】



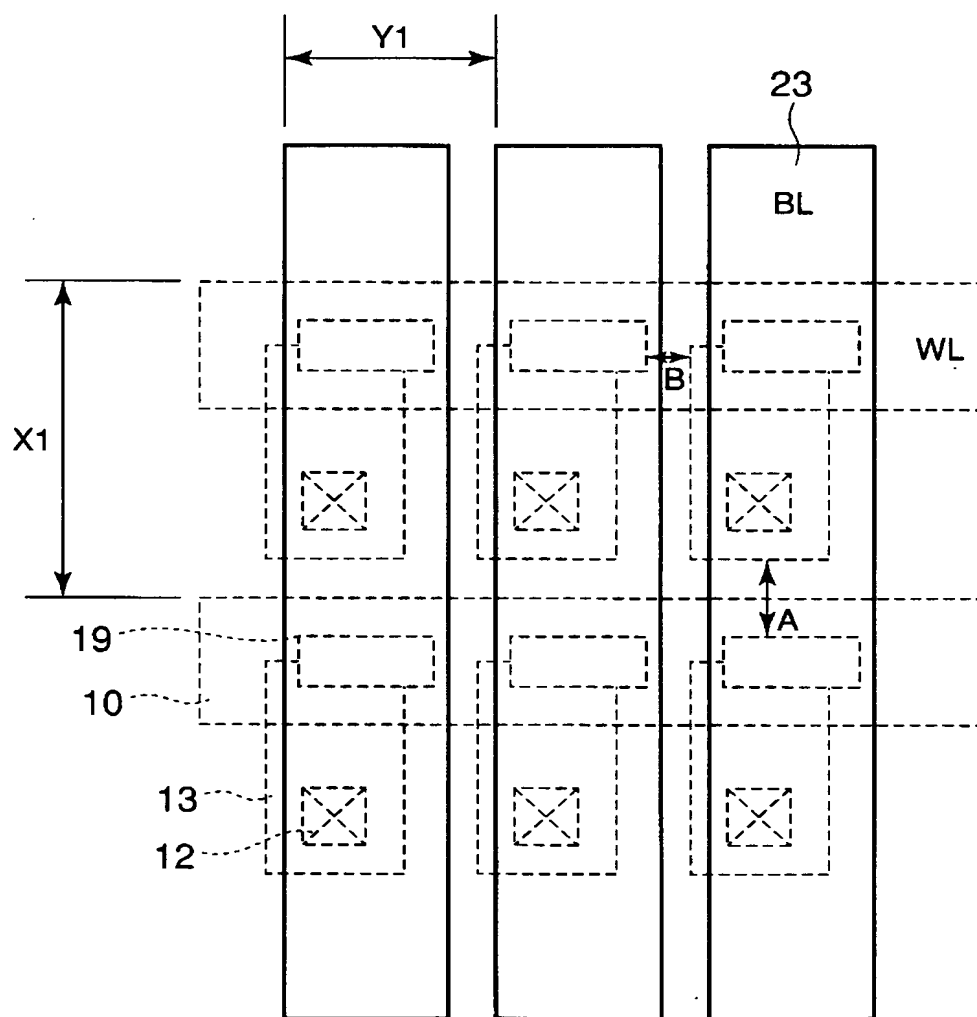
【図 23】



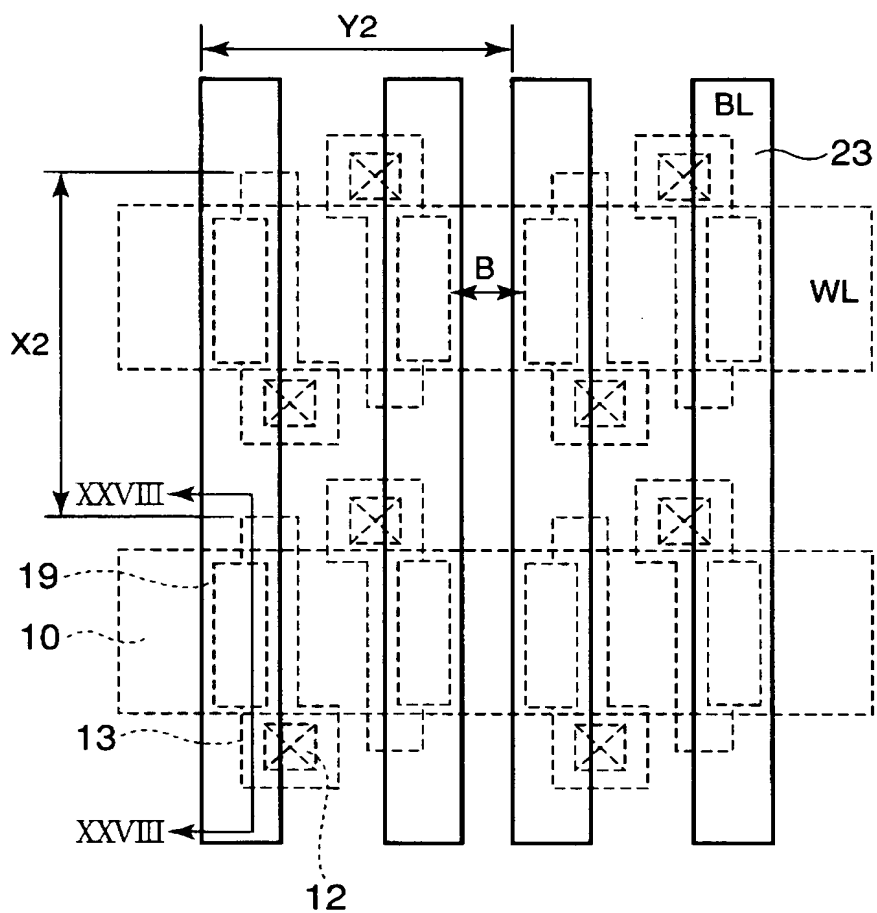
【図 24】



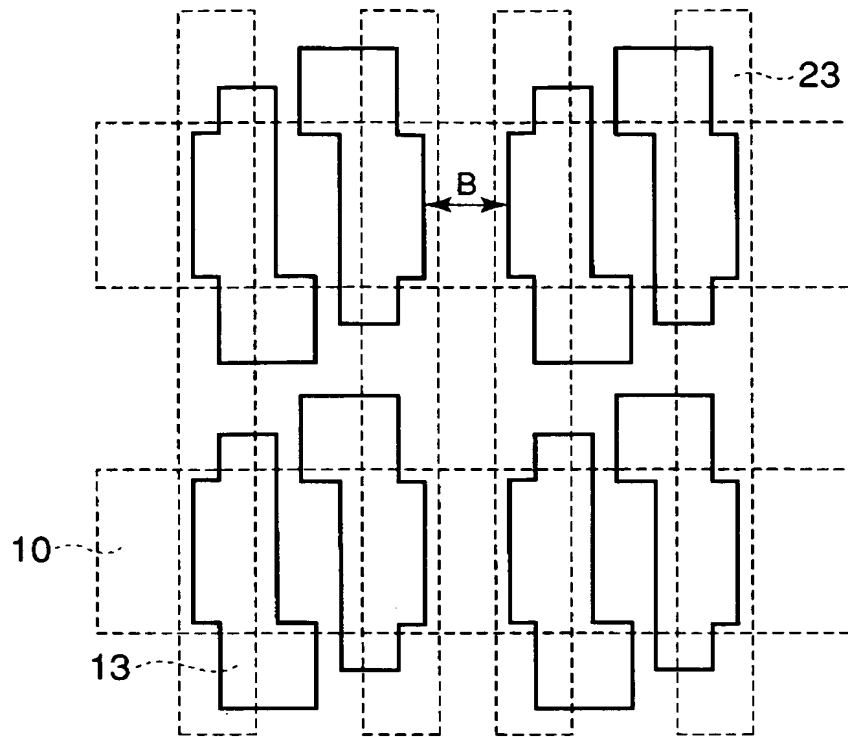
【図 25】



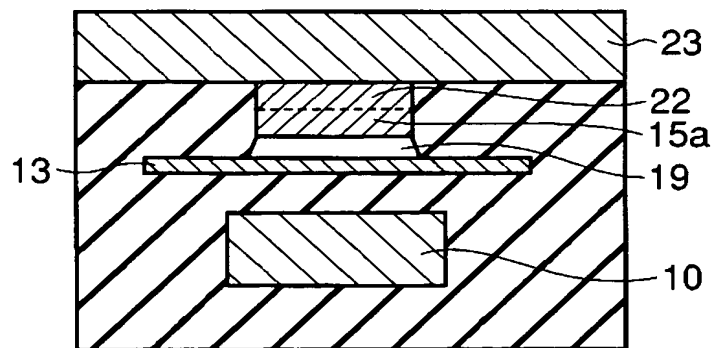
【図 26】



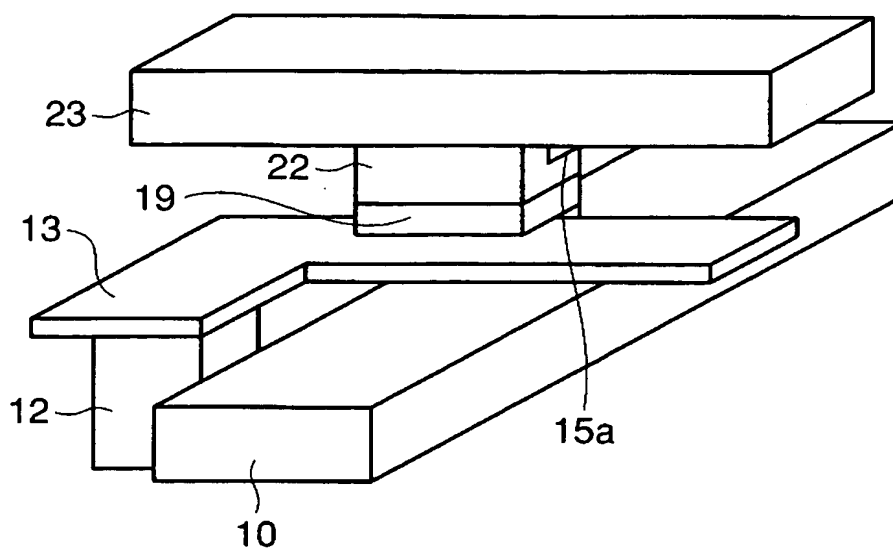
【図 27】



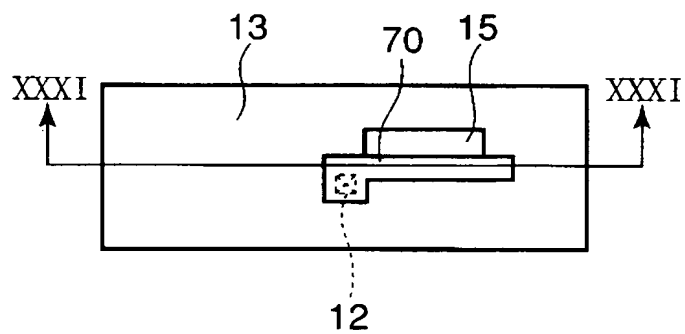
【図 28】



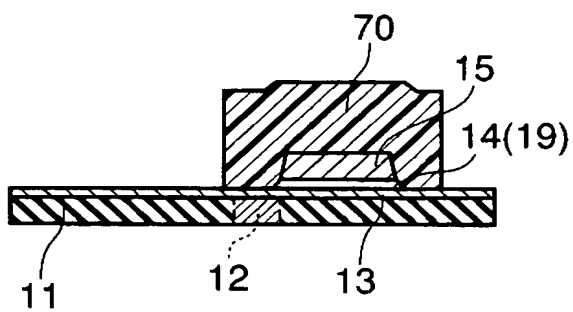
【図 29】



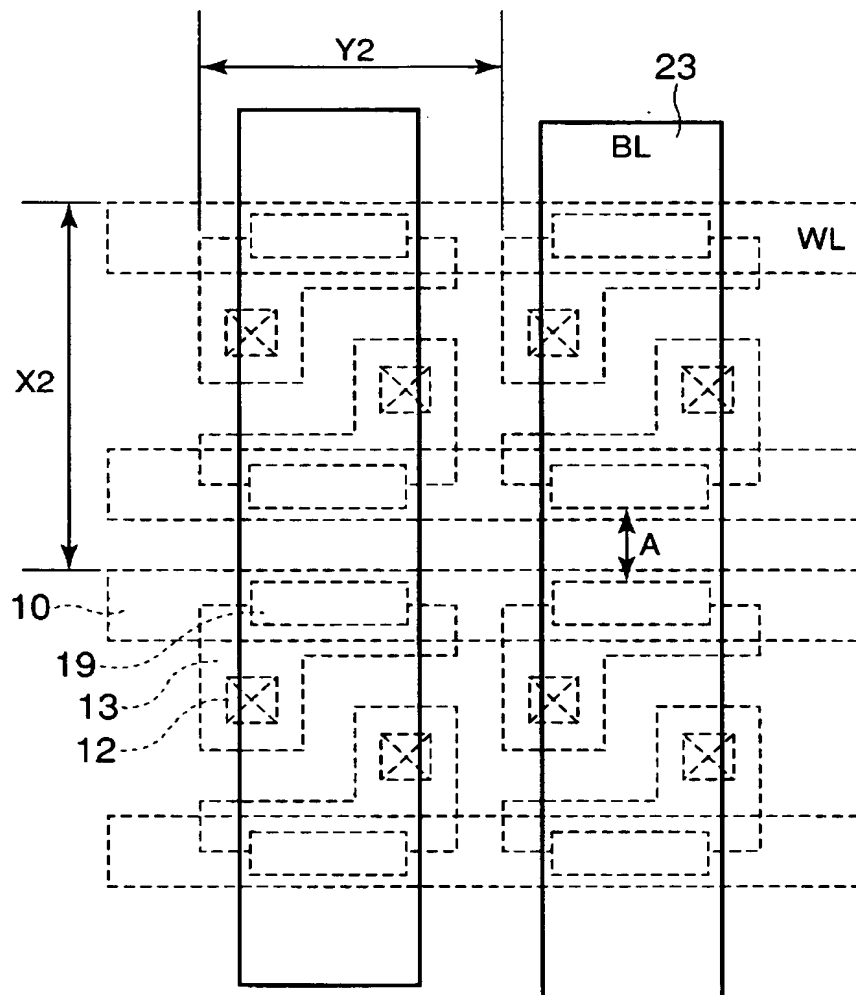
【図 30】



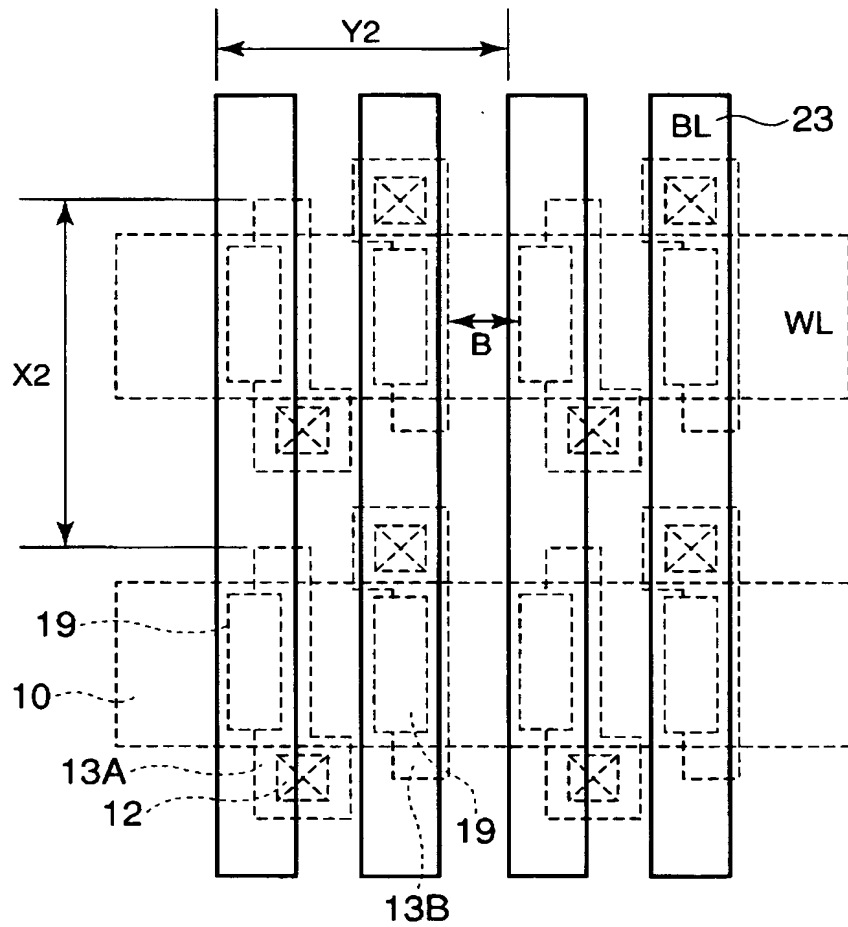
【図 31】



【図 32】

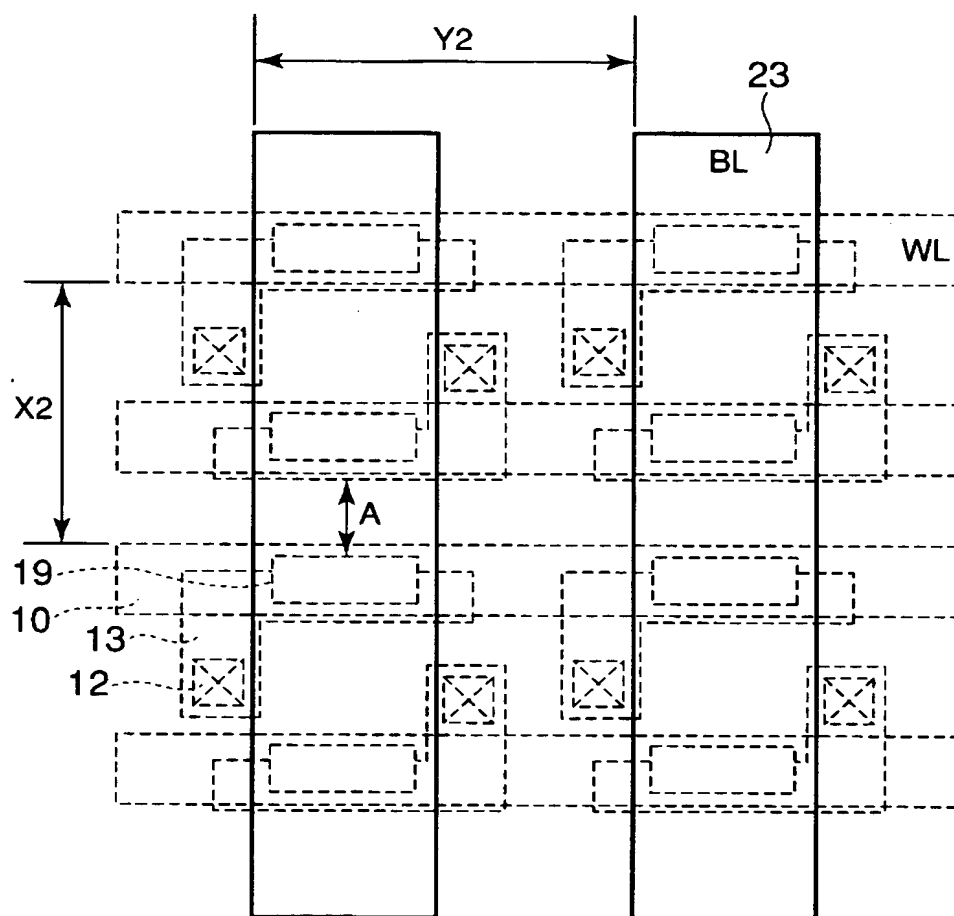


【図 33】

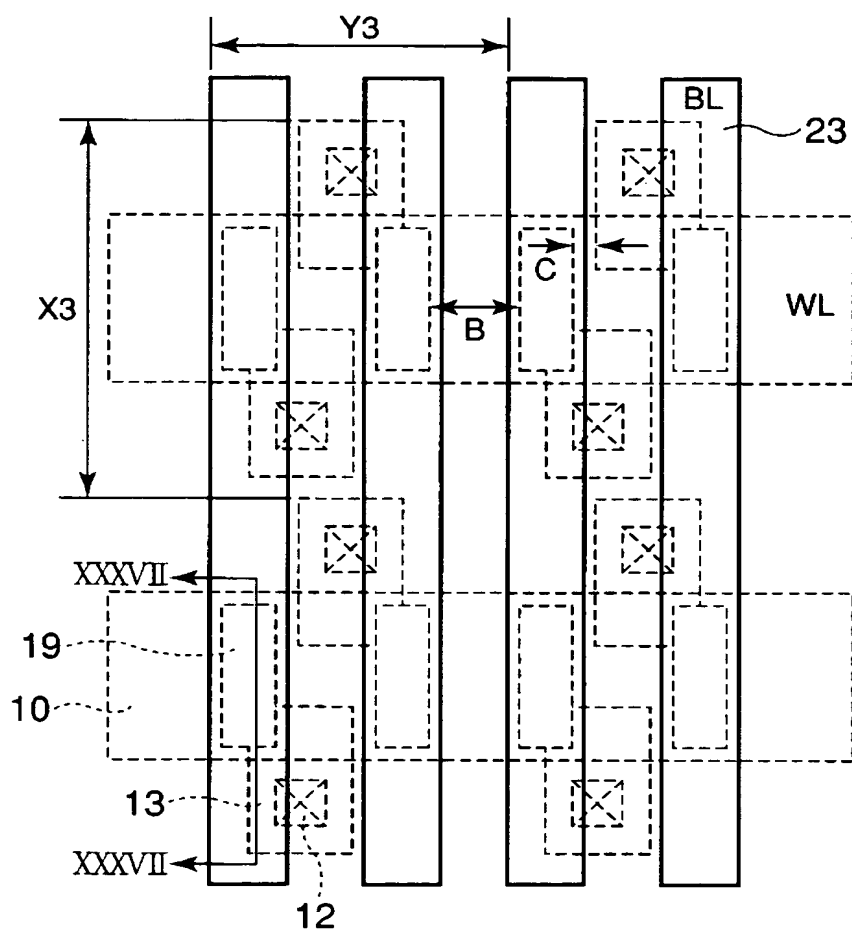




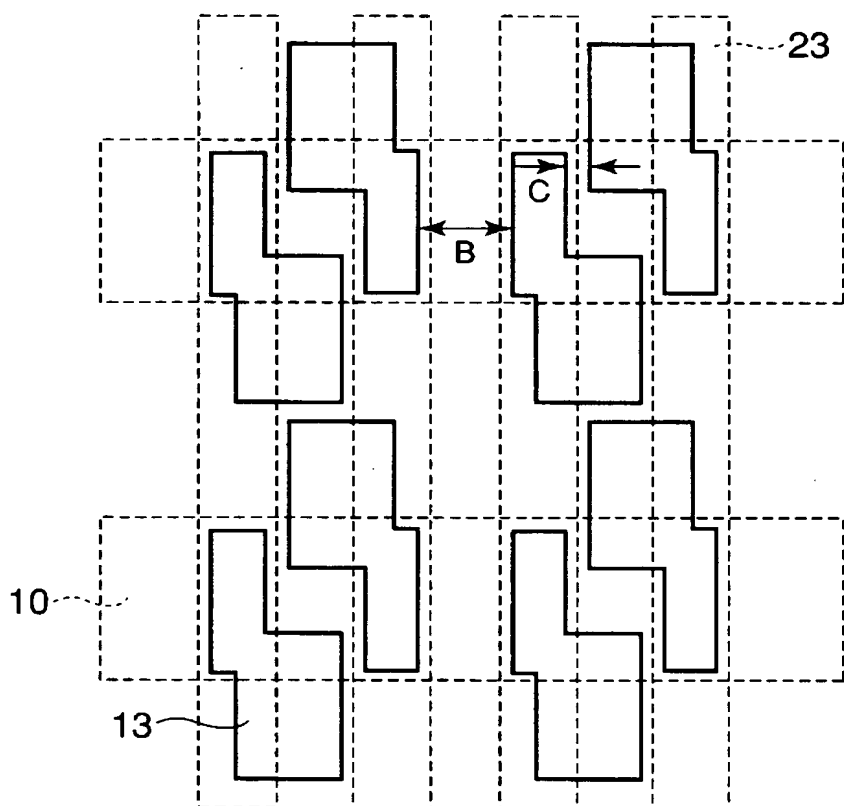
【図 34】



【図 35】

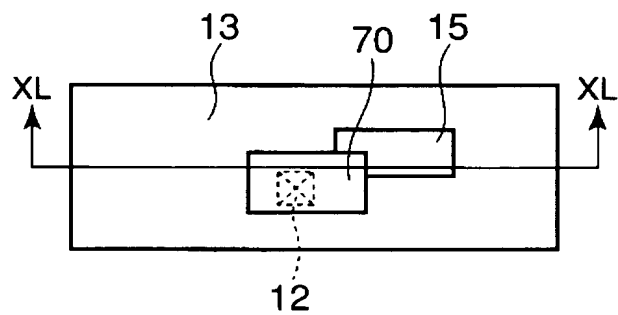


【図 36】

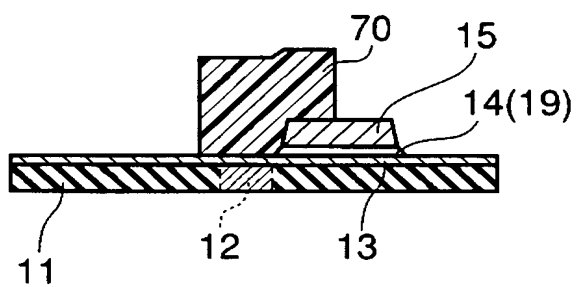




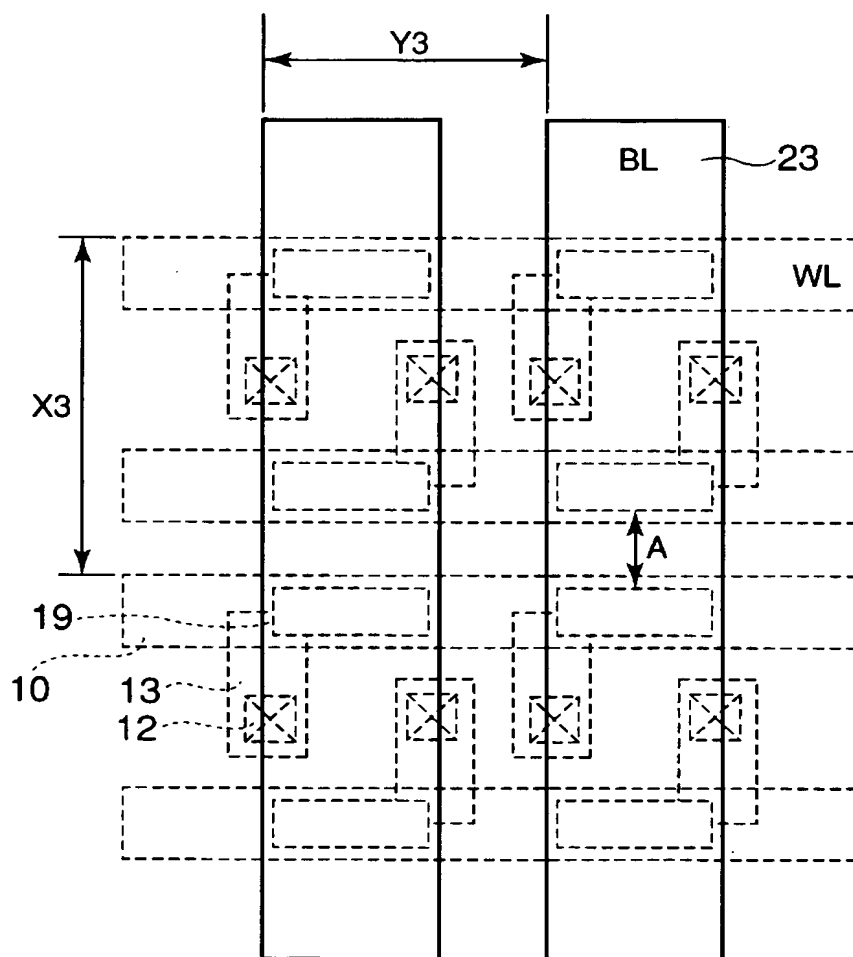
【図 39】



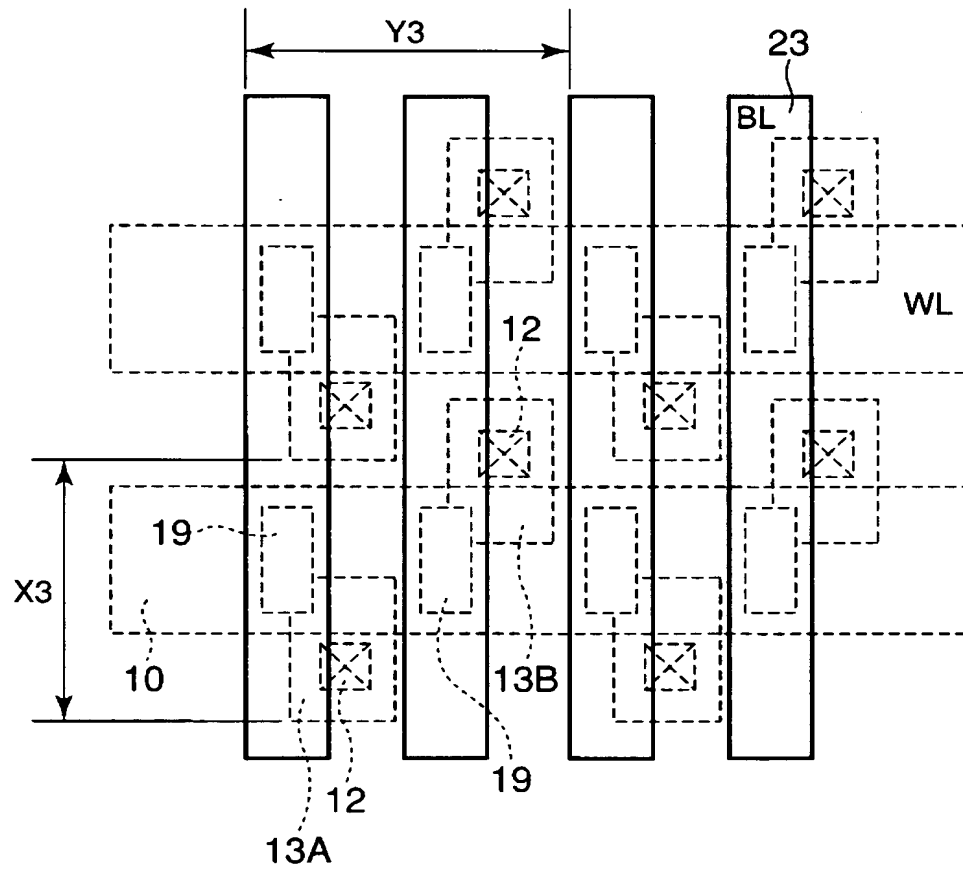
【図 40】



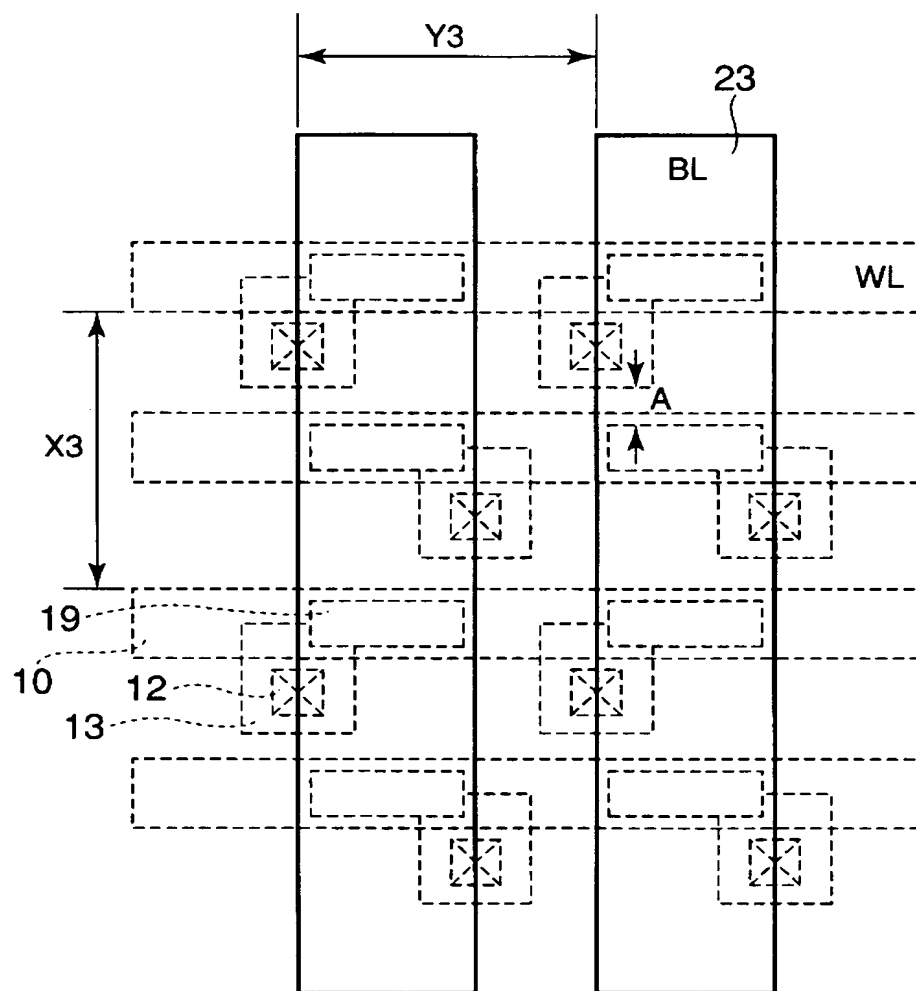
【図 41】



【図 4 2】

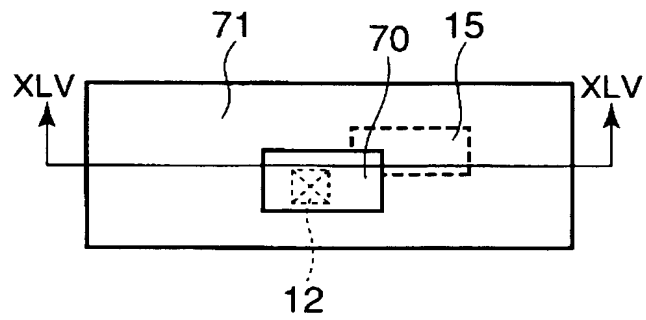


【図 43】

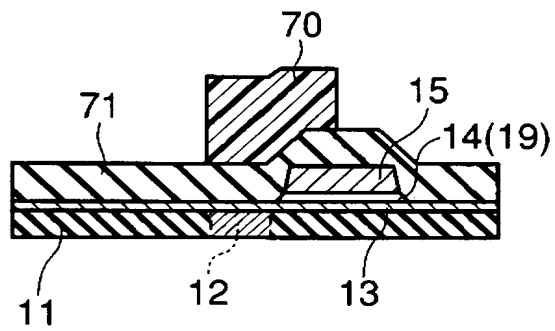




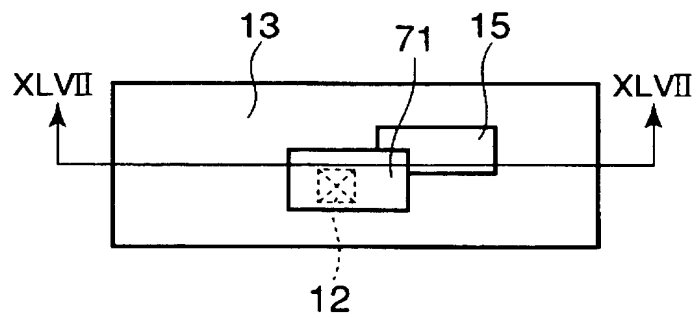
【図 4 4】



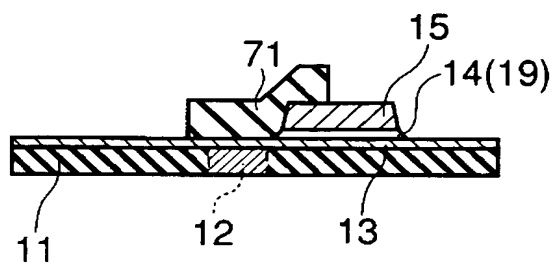
【図 4 5】



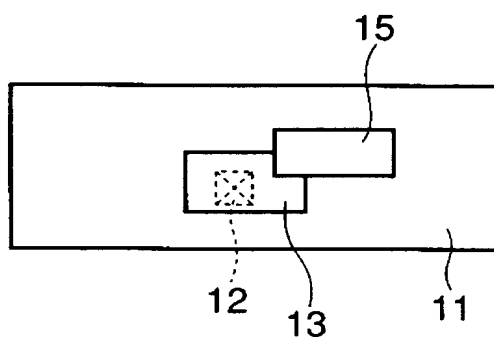
【図 4 6】



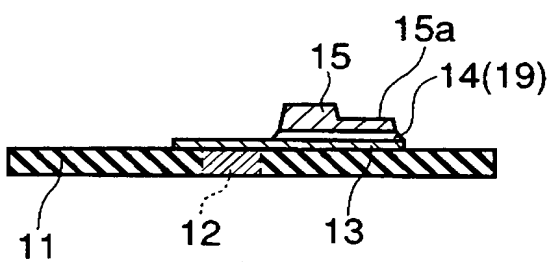
【図 4 7】



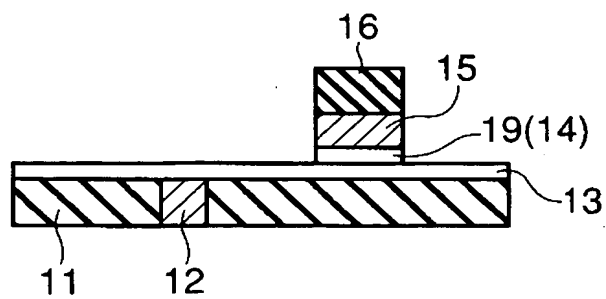
【図 4 8】



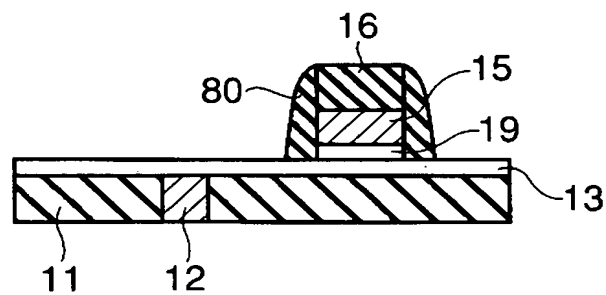
【図 4 9】



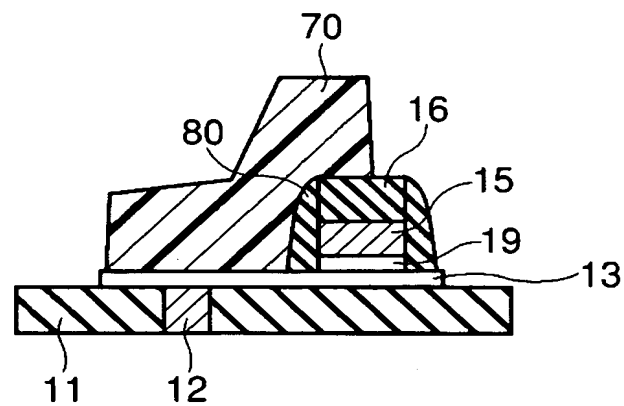
【図 50】



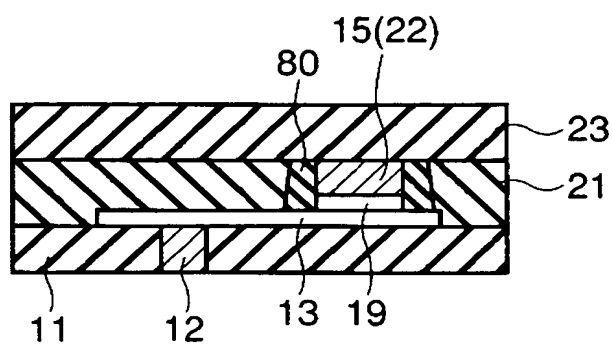
【図 51】



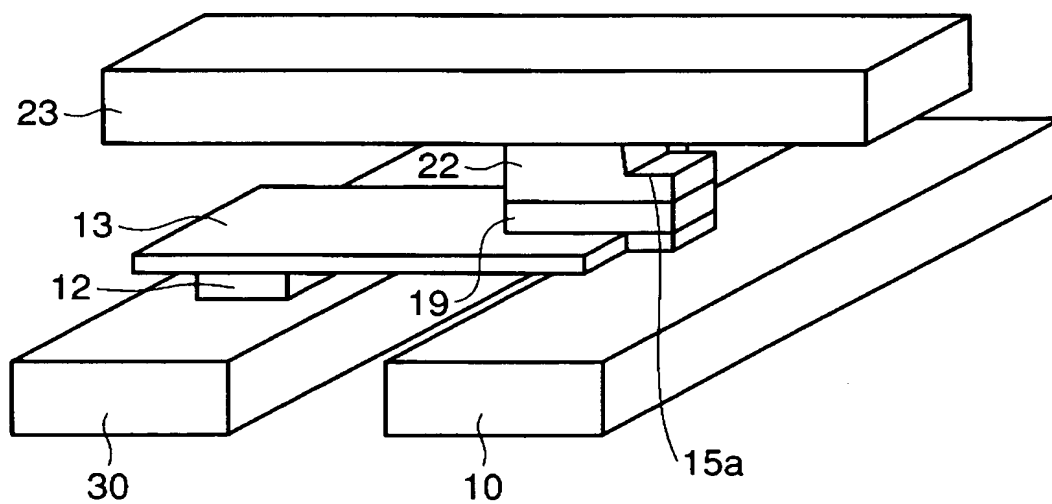
【図 52】



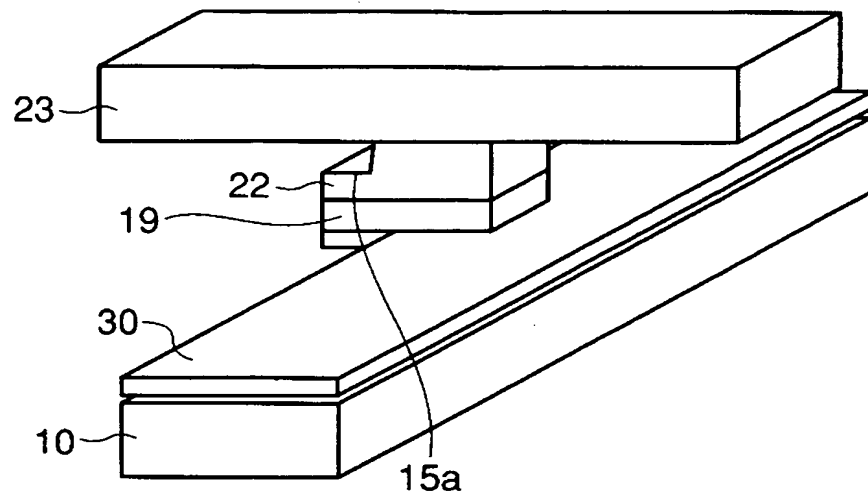
【図 5 3】



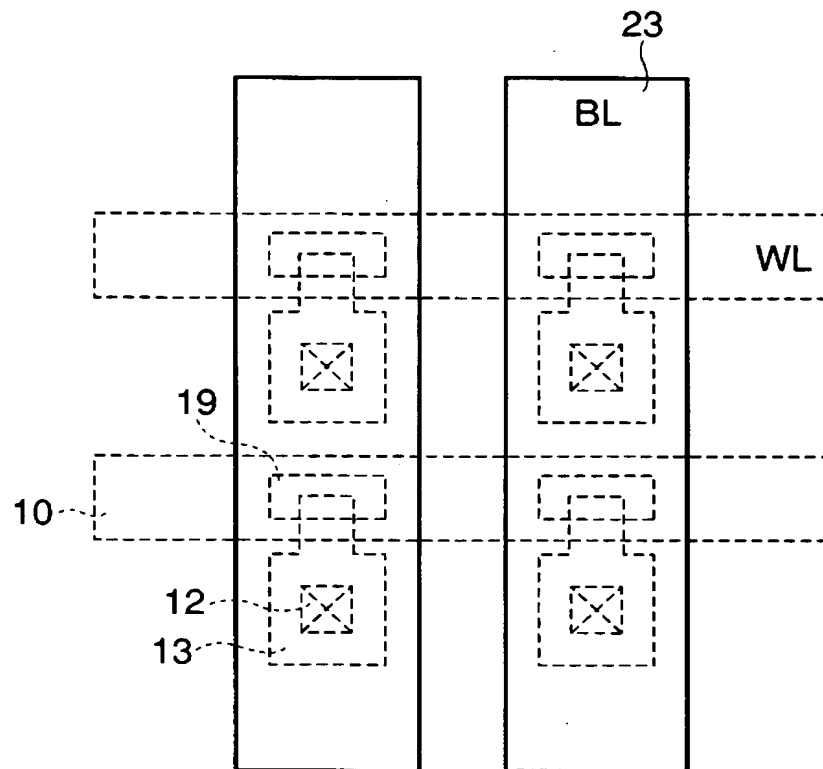
【図 5 4】



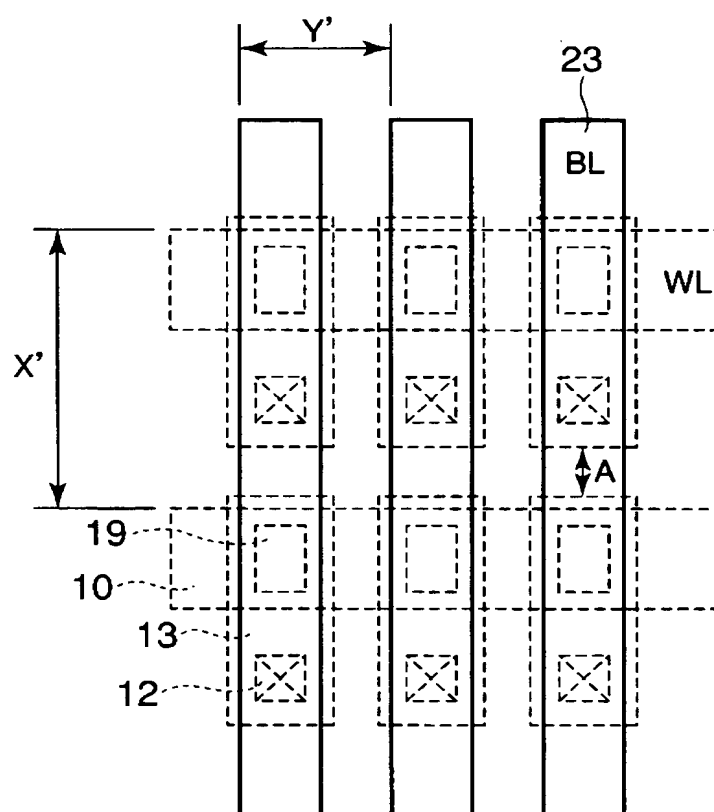
【図 5 5】



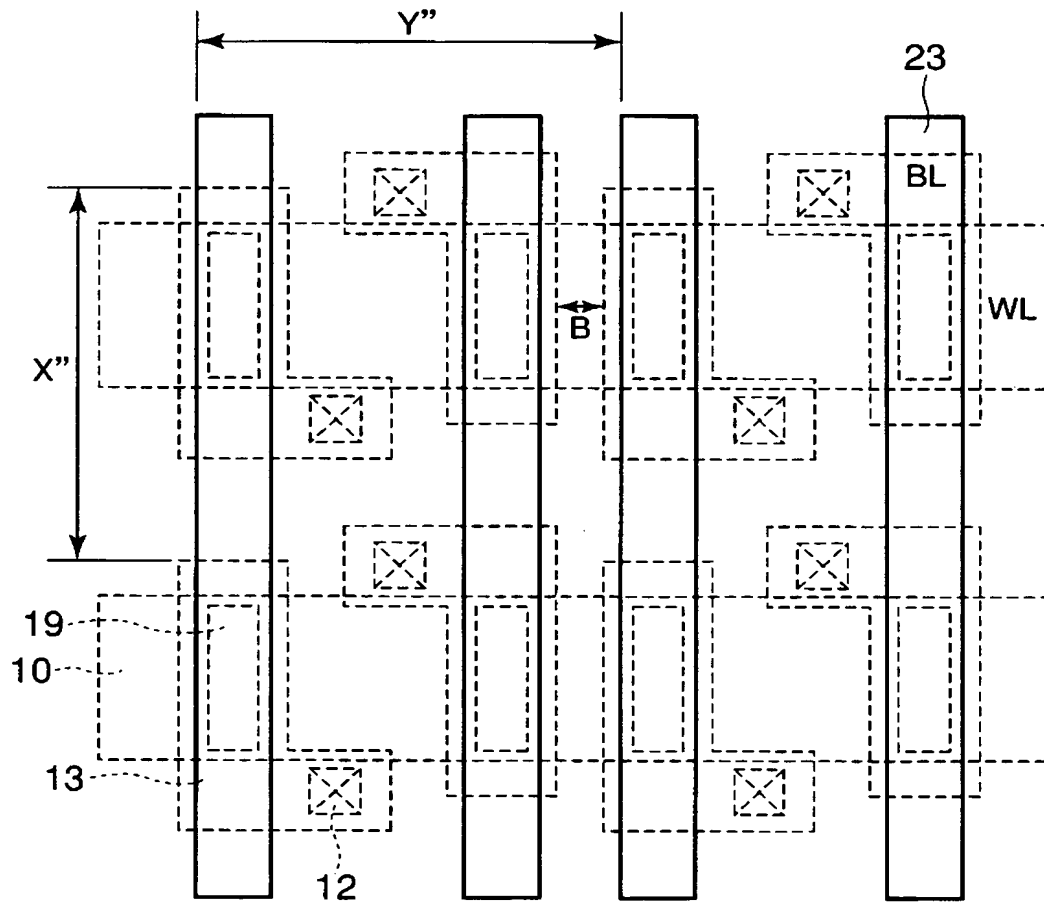
【図 5 6】



【図 57】



【図 58】



【書類名】 要約書

【要約】

【課題】 セル面積を縮小することが可能な磁気記憶装置及びその製造方法を提供する。

【解決手段】 磁気記憶装置は、第 1 の方向に延在された第 1 の配線 1 0 と、第 1 の方向と異なる第 2 の方向に延在された第 2 の配線 2 3 と、第 1 及び第 2 の配線 1 0, 2 3 間の第 1 及び第 2 の配線 1 0, 2 3 の交点に配置された磁気抵抗効果素子 1 9 と、磁気抵抗効果素子 1 9 に接続され、側面の一部が磁気抵抗効果素子の側面と一致する金属層 1 3 とを具備する。

【選択図】 図 1



## 認定・付加情報

特許出願の番号	特願 2003-381506
受付番号	50301864401
書類名	特許願
担当官	第七担当上席 0096
作成日	平成 15 年 11 月 14 日

## &lt;認定情報・付加情報&gt;

## 【特許出願人】

【識別番号】	000003078
【住所又は居所】	東京都港区芝浦一丁目 1 番 1 号
【氏名又は名称】	株式会社東芝

## 【代理人】

申請人

【識別番号】	100058479
【住所又は居所】	東京都千代田区霞が関 3 丁目 7 番 2 号 鈴榮特許 綜合法律事務所内

【氏名又は名称】	鈴江 武彦
----------	-------

## 【選任した代理人】

【識別番号】	100088683
【住所又は居所】	東京都千代田区霞が関 3 丁目 7 番 2 号 鈴榮特許 綜合法律事務所内

【氏名又は名称】	中村 誠
----------	------

## 【選任した代理人】

【識別番号】	100108855
【住所又は居所】	東京都千代田区霞が関 3 丁目 7 番 2 号 鈴榮特許 綜合法律事務所内

【氏名又は名称】	蔵田 昌俊
----------	-------

## 【選任した代理人】

【識別番号】	100084618
【住所又は居所】	東京都千代田区霞が関 3 丁目 7 番 2 号 鈴榮特許 綜合法律事務所内

【氏名又は名称】	村松 貞男
----------	-------

## 【選任した代理人】

【識別番号】	100092196
【住所又は居所】	東京都千代田区霞が関 3 丁目 7 番 2 号 鈴榮特許 綜合法律事務所内

【氏名又は名称】	橋本 良郎
----------	-------

【選任した代理人】

【識別番号】

100091351

【住所又は居所】

東京都千代田区霞が関 3 丁目 7 番 2 号 鈴榮特許  
綜合法律事務所内

【氏名又は名称】

河野 哲

特願 2003-381506

出願人履歴情報

識別番号

[000003078]

1. 変更年月日

2001年 7月 2日

[変更理由]

住所変更

住 所

東京都港区芝浦一丁目1番1号

氏 名

株式会社東芝